

Land Pin	2011-1	2011-3
A11	PE1_RX_N[13]	CID[4]
A13	VTTA	DDR3_ODT[1]
A15	VSS	DDR3_CS_N[4]
A17	PE1_TX_N[9]	DDR3_CLK_DP[0]
A19	VCC	DDR3_CLK_DP[3]
A21	VCC	DDR3_CKE[2]
A23	VCC	VSS
A33	VCC	DDR3_DQS_DN[1]
A35	QPIO_DRX_DN[3]	DDR3_DQ[8]
A37	QPIO_DRX_DN[5]	VSS
A39	QPIO_DRX_DN[7]	VSS
A41	QPIO_DRX_DN[9]	VSS
A43	QPIO_CLKRX_DN	VSS
A45	QPIO_DRX_DN[11]	VSS
A47	QPIO_DRX_DN[13]	VSS
A49	QPIO_DRX_DN[15]	VSS
A5	RSVD	VSS
A51	VSS	VSS
A53	BPM_N[5]	RSVD
A7	RSVD	VSS
A9	PE1_RX_N[15]	DDR3_DQ[45]
AA11	PE1_RX_N[0]	DDR2_DQ[42]
AA13	PE1_TX_P[11]	CID[1]
AA15	VTTA	DDR2_MA[10]
AA17	PE1_TX_N[0]	DDR2_CLK_DP[0]
AA19	VSS	DDR2_CLK_DP[3]
AA21	VCC	DDR2_BG[0]
AA23	VSS	DDR2_ECC[3]
AA25	VCC	VSS
AA27	VCC	DDR2_ECC[1]
AA29	VSS	VSS
AA3	QPI2_DRX_DP[8]	VSS
AA31	VCC	VSS
AA33	VCC	DDR2_DQS_DN[11]
AA35	PE0_RX_P[0]	DDR2_DQ[21]
AA37	PE0_RX_P[2]	DDR2_DQ[1]
AA39	PE0_RX_P[4]	VSS
AA41	PE0_RX_P[6]	RSVD
AA43	PE0_RX_P[12]	PE3D_TX_DP[14]
AA45	PE0_RX_P[15]	PE3D_TX_DN[12]
AA47	VSS	PE3C_TX_DN[10]
AA49	QPI1_DTX_DN[15]	PE3A_RX_DN[3]
AA5	VSS	DDR3_DQS_DN[7]
AA51	VSS	PE3B_RX_DN[7]
AA53	QPIO_DTX_DN[8]	PE3B_RX_DN[6]
AA55	QPI1_DRX_DP[12]	VSS
AA7	QPI2_DTX_DN[8]	VSS
AA9	VSS	DDR2_DQ[46]
AB10	PE1_RX_P[0]	DDR2_DQS_DP[5]

AB12	VTTA	VSS
AB14	RSVD	DDR2_ODT[3]
AB16	PE1_TX_P[0]	DDR2_CS_N[0]
AB18	VSS	DDR2_CLK_DP[2]
AB20	VCC	DDR2_CLK_DP[1]
AB22	VCC	DDR2_CKE[4]
AB24	VSS	DDR2_ECC[7]
AB26	VCC	DDR2_DQS_DN[17]
AB28	VCC	DDR2_ECC[5]
AB30	VSS	DDR2_DQ[19]
AB32	VCC	DDR2_DQS_DP[2]
AB34	VSS	DDR2_DQ[17]
AB36	PE0_RX_P[1]	VSS
AB38	PE0_RX_P[3]	DDR2_DQS_DP[9]
AB4	QPI2_DRX_DN[9]	DDR3_DQS_DP[7]
AB40	PE0_RX_P[5]	VSS
AB42	PE0_RX_P[7]	VSS
AB44	PE0_RX_P[13]	PE3D_TX_DP[13]
AB46	PE0_RX_P[14]	PE3C_TX_DP[11]
AB48	QPI1_DTX_DP[15]	PROC_ID
AB50	VSS	PE3B_RX_DP[4]
AB52	QPI0_DTX_DP[8]	PE3B_RX_DP[5]
AB54	SOCKET_ID[1]	PE2B_RX_DN[4]
AB56	QPI1_DRX_DN[11]	PE2B_RX_DN[5]
AB6	QPI2_DTX_DP[8]	DDR3_DQ[63]
AB8	VSS	DDR2_DQ[43]
AC11	VSS	VSS
AC13	RSVD	CID[3]
AC15	VSS	VCCD_23
AC17	VSS	VCCD_23
AC19	VSS	VCCD_23
AC21	VCC	VCCD_23
AC23	VSS	DDR2_ECC[2]
AC25	VCC	DDR2_DQS_DP[8]
AC27	VCC	DDR2_ECC[0]
AC29	VSS	VSS
AC3	QPI2_DRX_DP[9]	DDR3_DQ[62]
AC31	VCC	DDR2_DQ[23]
AC33	VCC	DDR2_DQS_DP[11]
AC35	VSS	DDR2_DQ[20]
AC37	VSS	DDR2_DQS_DN[9]
AC39	VSS	DDR2_DQ[5]
AC41	VSS	PWR_DEBUG_N
AC43	VSS	PE3D_TX_DN[14]
AC45	VSS	PE3D_TX_DP[12]
AC47	VTTA	PE3C_TX_DP[10]
AC49	QPI1_DTX_DN[14]	PE3A_RX_DP[3]
AC5	VSS	DDR3_DQ[58]
AC51	RSVD	PE3B_RX_DP[7]
AC53	QPI0_DTX_DN[9]	PE3B_RX_DP[6]

AC55	QPI1_DRX_DP[11]	PE2B_RX_DN[6]
AC7	QPI2_DTX_DN[9]	VSS
AC9	VTTQ	VSS
AD10	VCCPECI	VSS
AD12	VSS	VSS
AD14	VSS	DDR2_ODT[5]
AD16	VSS	CID[4]
AD18	VSS	DDR2_CS_N[8]
AD20	VCC	DDR2_BG[1]
AD22	VCC	DDR2_CKE[5]
AD24	VSS	DDR2_ECC[6]
AD26	VCC	DDR2_DQS_DP[17]
AD28	VCC	DDR2_ECC[4]
AD30	VSS	DDR2_DQ[18]
AD32	VCC	DDR2_DQS_DN[2]
AD34	VSS	DDR2_DQ[16]
AD36	VSS	VSS
AD38	VSS	DDR2_DQ[0]
AD4	VSS	VSS
AD40	VSS	VSS
AD42	VSS	VSS
AD44	RSVD	VSS
AD46	VSS	VSS
AD48	QPI1_DTX_DP[14]	VSS
AD50	FRMAGENT	VSS
AD52	QPI0_DTX_DP[9]	VSS
AD54	VSS	PE2B_RX_DP[4]
AD56	QPI1_DRX_DN[10]	PE2B_RX_DP[5]
AD6	QPI2_DTX_DP[9]	VSS
AD8	VSS	VSS
AE11	NMI	DDR2_DQ[48]
AE13	VCC	VSS
AE15	VCC	VSS
AE17	VCC	DDR2_ODT[4]
AE19	VSS	VSS
AE21	VCC	DDR2_ACT_N
AE23	VSS	VSS
AE25	VCC	DDR2_DQS_DN[8]
AE27	VCC	VSS
AE29	VSS	VSS
AE3	VSS	DDR3_DQ[53]
AE31	VCC	DDR2_DQ[22]
AE33	VCC	VSS
AE35	PREQ_N	VSS
AE37	RSVD	DDR2_DQ[4]
AE39	PRDY_N	VSS
AE41	PECI	VSS
AE43	VSS_VCC_SENSE	VSS
AE45	PMSYNC	RSVD
AE47	VSS	VSS

AE49	QPI1_DTX_DN[13]	VSS
AE5	VSS	DDR3_DQ[59]
AE51	VSS	VSS
AE53	QPI0_CLKTX_DN	VSS
AE55	QPI1_DRX_DP[10]	PE2B_RX_DP[6]
AE57	VSS	PE2B_RX_DN[7]
AE7	QPI2_CLKTX_DP	DDR2_DQ[60]
AE9	BCLK1_DN	DDR2_DQ[61]
AF10	BCLK1_DP	VSS
AF12	VCC	DDR2_DQ[49]
AF14	VCC	DDR2_DQ[53]
AF16	VCC	VSS
AF18	VSS	VSS
AF2	QPI2_CLKRX_DN	VSS
AF20	VCC	VSS
AF22	VCC	VSS
AF24	VSS	VSS
AF26	VCC	VSS
AF28	VCC	VSS
AF30	VSS	VSS
AF32	VCC	VSS
AF34	VSS	VSS
AF36	FIVR_FAULT	VSS
AF38	RESET_N	VSS
AF4	VSS	VSS
AF40	TEST_8	VSS
AF42	VCC_SENSE	VCCIN
AF44	RSVD	PE3A_RX_DN[0]
AF46	BCLK0_DN	PE3A_RX_DN[2]
AF48	QPI1_DTX_DP[13]	PE3C_RX_DN[8]
AF50	VSS	PE3C_RX_DN[10]
AF52	QPI0_CLKTX_DP	TXT_PLTEN
AF54	VSS	VSS
AF56	VSS	VSS
AF58	QPI1_CLKRX_DN	PE2B_RX_DP[7]
AF6	QPI2_CLKTX_DN	VSS
AF8	VSS	VSS
AG1	QPI2_CLKRX_DP	DDR3_DQ[49]
AG11	PM_FAST_WAKE_N	VSS
AG13	VCC	VSS
AG15	VCC	DDR2_DQ[52]
AG17	VCC	VSS
AG19	VSS	VSS
AG21	VCC	VSS
AG23	VSS	VCCIN
AG25	VCC	VSS
AG27	VCC	VCCIN
AG29	VSS	VCCIN
AG3	VSS	DDR3_DQ[48]
AG31	VCC	VSS

AG33	VCC	VCCIN
AG35	CATERR_N	VCCIN
AG37	VCC	VSS
AG39	VCC	VCCIN
AG41	VCC	VCCIN
AG43	VSS	VSS
AG45	VSS	PE3A_RX_DN[1]
AG47	VSS	PE3D_RX_DN[12]
AG49	QPI1_DTX_DN[12]	PE3C_RX_DN[11]
AG5	QPI2_DTX_DN[10]	DDR3_DQ[52]
AG51	TEST_9	PE3C_RX_DN[9]
AG53	VSS	PE2B_TX_DN[4]
AG55	VSS	VSS
AG57	QPI1_CLKRX_DP	VSS
AG7	VSS	DDR2_DQ[57]
AG9	PROC_ID[1]	DDR2_DQ[56]
AH10	VSS	DDR2_DQS_DP[16]
AH12	VCC	DDR2_DQS_DP[6]
AH14	VCC	VSS
AH16	VCC	DDR2_DQS_DP[15]
AH2	QPI2_DRX_DN[10]	VSS
AH4	QPI2_DTX_DP[10]	DDR3_DQS_DP[15]
AH42	VCC	VCCIN
AH44	VCC	PE3A_RX_DP[0]
AH46	BCLK0_DP	PE3A_RX_DP[2]
AH48	QPI1_DTX_DP[12]	PE3C_RX_DP[8]
AH50	TMS	PE3C_RX_DP[10]
AH52	VSS	TXT_AGENT
AH54	VSS	PE2B_TX_DN[5]
AH56	VTTQ	PE2C_RX_DN[8]
AH58	QPI1_DRX_DN[9]	VSS
AH6	VSS	VSS
AH8	PROC_ID[0]	DDR2_DQS_DN[7]
AJ1	QPI2_DRX_DP[10]	DDR3_DQS_DN[6]
AJ11	VSS	VSS
AJ13	VCC	DDR2_DQS_DN[6]
AJ15	VCC	DDR2_DQS_DN[15]
AJ17	VCC	VSS
AJ3	VSA	DDR3_DQ[54]
AJ43	VCC	BIST_ENABLE
AJ45	VCC	PE3A_RX_DP[1]
AJ47	TDO	PE3D_RX_DP[12]
AJ49	QPI1_DTX_DN[11]	PE3C_RX_DP[11]
AJ5	QPI2_DTX_DN[11]	DDR3_DQS_DN[15]
AJ51	VSS	PE3C_RX_DP[9]
AJ53	VTTQ	PE2B_TX_DP[4]
AJ55	QPI0_DTX_DN[10]	RSVD
AJ57	QPI1_DRX_DP[9]	PE2C_RX_DN[10]
AJ7	VSA	DDR2_DQS_DP[7]
AJ9	TXT_PLTEN	DDR2_DQS_DN[16]

AK10	TXT_AGENT	DDR2_DQ[58]
AK12	VCC	DDR2_DQ[50]
AK14	VCC	DDR2_DQ[54]
AK16	VCC	VSS
AK2	QPI2_DRX_DN[11]	DDR3_DQS_DP[6]
AK4	QPI2_DTX_DP[11]	VSS
AK42	VCC	VSS
AK44	VCC	VSS
AK46	TRST_N	VSS
AK48	QPI1_DTX_DP[11]	VSS
AK50	VSS	VSS
AK52	QPI1_CLKTX_DN	VSS
AK54	QPI0_DTX_DP[10]	PE2B_TX_DP[5]
AK56	SOCKET_ID[0]	PE2C_RX_DP[8]
AK58	QPI1_DRX_DN[8]	PE2C_RX_DN[9]
AK6	VSA	VSS
AK8	DMI_TX_N[0]	DDR2_DQ[62]
AL1	QPI2_DRX_DP[11]	DDR3_DQ[55]
AL11	SMBCLK	VSS
AL13	VSS	DDR2_DQ[51]
AL15	VSS	DDR2_DQ[55]
AL17	VSS	VCCIN
AL3	VSS	DDR3_DQ[50]
AL43	VCC	VSS
AL45	VCC	VSS
AL47	VSS	VSS
AL49	QPI1_DTX_DN[10]	VSS
AL5	QPI2_DTX_DN[12]	DDR3_DQ[51]
AL51	QPI1_CLKTX_DP	VSS
AL53	VSS	VSS
AL55	QPI0_DTX_DN[11]	RSVD
AL57	QPI1_DRX_DP[8]	PE2C_RX_DP[10]
AL7	DMI_TX_P[0]	DDR2_DQ[63]
AL9	VSS	DDR2_DQ[59]
AM10	SMBDAT	VSS
AM12	VSS	VSS
AM14	VSS	VSS
AM16	VSS	VSS
AM2	QPI2_DRX_DN[12]	VSS
AM4	QPI2_DTX_DP[12]	VSS
AM42	VCC	VCCIN
AM44	VCC	RSVD
AM46	RSVD	PE3D_RX_DN[14]
AM48	QPI1_DTX_DP[10]	BMCINIT
AM50	VSS	PE2A_TX_DN[1]
AM52	QPI1_DTX_DN[9]	PE2A_TX_DN[3]
AM54	QPI0_DTX_DP[11]	RSVD
AM56	VSS	VSS
AM58	QPI1_DRX_DN[7]	PE2C_RX_DP[9]
AM6	VSS	VSS

AM8	DMI_TX_N[1]	VSS
AN1	QPI2_DRX_DP[12]	VSS
AN11	ERROR_N[2]	VCCIN
AN13	VCC	VSS
AN15	VCC	VSS
AN17	VCC	VCCIN
AN3	VSS	VSS
AN43	VSS	SVIDALERT_N
AN45	VSS	PE3D_RX_DN[15]
AN47	VSS	PE3D_RX_DN[13]
AN49	VSS	PE2A_TX_DN[0]
AN5	QPI2_DTX_DN[13]	VSS
AN51	QPI1_DTX_DP[9]	PE2A_TX_DN[2]
AN53	VSS	PE2B_TX_DN[6]
AN55	QPI0_DTX_DN[12]	VSS
AN57	QPI1_DRX_DP[7]	VSS
AN7	DMI_TX_P[1]	VSS
AN9	VCCIO_IN	VSS
AP10	SM_WP	VCCIN
AP12	VCC	VCCIN
AP14	VCC	VCCIN
AP16	VCC	VCCIN
AP2	QPI2_DRX_DN[13]	VCCIN
AP4	QPI2_DTX_DP[13]	VCCIN
AP42	VSS	VSS
AP44	VSS	VSS
AP46	RSVD	PE3D_RX_DP[14]
AP48	VSS	RSVD
AP50	BMCINIT	PE2A_TX_DP[1]
AP52	QPI1_DTX_DN[8]	PE2A_TX_DP[3]
AP54	QPI0_DTX_DP[12]	PE2B_TX_DN[7]
AP56	VSS	PE2D_RX_DN[13]
AP58	QPI1_DRX_DN[6]	VSS
AP6	TEST_11	VCCIN
AP8	DMI_TX_N[2]	VCCIN
AR1	QPI2_DRX_DP[13]	VCCIN
AR11	ERROR_N[0]	VCCIN
AR13	VCC	VCCIN
AR15	VCC	VCCIN
AR17	VCC	VCCIN
AR3	VSS	VCCIN
AR43	VCC	SVIDDATA
AR45	VCC	PE3D_RX_DP[15]
AR47	RSVD	PE3D_RX_DP[13]
AR49	RSVD	PE2A_TX_DP[0]
AR5	QPI2_DTX_DN[14]	VCCIN
AR51	QPI1_DTX_DP[8]	PE2A_TX_DP[2]
AR53	VSS	PE2B_TX_DP[6]
AR55	QPI0_DTX_DN[13]	RSVD
AR57	QPI1_DRX_DP[6]	PE2C_RX_DN[11]

AR7	DMI_TX_P[2]	VCCIN
AR9	VSS	VCCIN
AT10	ERROR_N[1]	VCCIN
AT12	VCC	VCCIN
AT14	VCC	VCCIN
AT16	VCC	VCCIN
AT2	QPI2_DRX_DN[14]	VCCIN
AT4	QPI2_DTX_DP[14]	VCCIN
AT42	VCC	VCCIN
AT44	VCC	VSS
AT46	RSVD	VSS
AT48	RSVD	VSS
AT50	VSS	VSS
AT52	QPI1_DTX_DN[7]	VSS
AT54	QPI0_DTX_DP[13]	PE2B_TX_DP[7]
AT56	VSS	PE2D_RX_DP[13]
AT58	QPI1_DRX_DN[5]	PE2D_RX_DN[12]
AT6	VSS	VCCIN
AT8	DMI_TX_N[3]	VCCIN
AU1	QPI2_DRX_DP[14]	VCCIN
AU11	SVIDALERT_N	VCCIN
AU13	VCC	VCCIN
AU15	VCC	VCCIN
AU17	VCC	VCCIN
AU3	VSA	VCCIN
AU43	VCC	SVIDCLK
AU45	VCC	VSS
AU47	VSS	VSS
AU49	RSVD	VSS
AU5	QPI2_DTX_DN[15]	VCCIN
AU51	QPI1_DTX_DP[7]	VSS
AU53	VTTQ	VSS
AU55	QPI0_DTX_DN[14]	RSVD
AU57	QPI1_DRX_DP[5]	PE2C_RX_DP[11]
AU7	DMI_TX_P[3]	VCCIN
AU9	VSS	VCCIN
AV10	SVIDCLK	VCCIN
AV12	VCC	VCCIN
AV14	VCC	VCCIN
AV16	VCC	VCCIN
AV2	QPI2_DRX_DN[15]	VCCIN
AV4	QPI2_DTX_DP[15]	VCCIN
AV42	VCC	VSS
AV44	VCC	PM_FAST_WAKE_N
AV46	RSVD	RSVD
AV48	RSVD	PE2D_TX_DN[14]
AV50	VSS	PE2D_TX_DN[12]
AV52	QPI1_DTX_DN[6]	PE2C_TX_DN[8]
AV54	QPI0_DTX_DP[14]	VSS
AV56	PROCHOT_N	VSS

AV58	QPI1_DRX_DN[4]	PE2D_RX_DP[12]
AV6	VSS	VCCIN
AV8	VSA	VCCIN
AW1	QPI2_DRX_DP[15]	VCCIN
AW11	SVIDDATA	VSS
AW13	VSS	VSS
AW15	VSS	VSS
AW17	VSS	VSS
AW3	VSS	VSS
AW43	VCC	BPM_N[7]
AW45	VCC	BCLK1_DN
AW47	RSVD	PE2D_TX_DN[15]
AW49	RSVD	PE2D_TX_DN[13]
AW5	QPI2_DTX_DN[16]	VSS
AW51	QPI1_DTX_DP[6]	PE2C_TX_DN[11]
AW53	VSS	PE2C_TX_DN[9]
AW55	QPI0_DTX_DN[15]	VSS
AW57	QPI1_DRX_DP[4]	VSS
AW7	VSS	VSS
AW9	VSA	VSS
AY10	VSA	VSS
AY12	VSS	VSS
AY14	VSS	VSS
AY16	VSS	VSS
AY2	QPI2_DRX_DN[16]	VSS
AY4	QPI2_DTX_DP[16]	VSS
AY42	VSS	VCCIN
AY44	VSS	VSS
AY46	VSS	RSVD
AY48	VSS	PE2D_TX_DP[14]
AY50	BIST_ENABLE	PE2D_TX_DP[12]
AY52	QPI1_DTX_DN[5]	PE2C_TX_DP[8]
AY54	QPI0_DTX_DP[15]	PE2C_TX_DN[10]
AY56	VSS	PE2D_RX_DN[15]
AY58	QPI1_DRX_DN[3]	PE2D_RX_DN[14]
AY6	VSA	VSS
AY8	DMI_RX_N[0]	VSS
B10	PE1_RX_P[13]	VSS
B12	VSS	DDR3_CS_N[9]
B14	PE1_RX_N[10]	DDR3_CS_N[8]
B16	PE1_TX_P[9]	DDR3_CS_N[0]
B18	VSS	DDR3_CLK_DP[2]
B20	VCC	DDR3_CLK_DP[1]
B22	VCC	DDR3_CKE[4]
B24	VCC	DDR3_DQ[31]
B32	VCC	DDR3_DQS_DP[1]
B34	VSS	DDR3_DQ[9]
B36	QPI0_DRX_DN[4]	VSS
B38	QPI0_DRX_DN[6]	DDR3_DQ[1]
B40	QPI0_DRX_DN[8]	VSS

B42	VSS	DMI_TX_DN[3]
B44	QPI0_DRX_DN[10]	DMI_TX_DN[1]
B46	QPI0_DRX_DN[12]	PE_HP_SCL
B48	QPI0_DRX_DN[14]	DMI_RX_DN[2]
B50	QPI0_DRX_DN[16]	DMI_RX_DN[0]
B52	RSVD	VSS
B54	BPM_N[4]	RSVD
B6	RSVD	VSS
B8	PE1_RX_P[15]	DDR3_DQS_DP[14]
BA1	QPI2_DRX_DP[16]	VCCIN
BA11	VSS	VCCIN
BA13	VCC	VCCIN
BA15	VCC	VCCIN
BA17	VCC	VCCIN
BA3	TEST_13	VCCIN
BA43	VSS	BPM_N[6]
BA45	VSS	BCLK1_DP
BA47	RSVD	PE2D_TX_DP[15]
BA49	RSVD	PE2D_TX_DP[13]
BA5	QPI2_DTX_DN[17]	VCCIN
BA51	QPI1_DTX_DP[5]	PE2C_TX_DP[11]
BA53	VSS	PE2C_TX_DP[9]
BA55	QPI0_DTX_DN[16]	TEST[4]
BA57	QPI1_DRX_DP[3]	PE2D_RX_DP[14]
BA7	DMI_RX_P[0]	VCCIN
BA9	VSS	VCCIN
BB10	VPP_SDA	VCCIN
BB12	VCC	VCCIN
BB14	VCC	VCCIN
BB16	VCC	VCCIN
BB2	QPI2_DRX_DN[17]	VCCIN
BB4	QPI2_DTX_DP[17]	VCCIN
BB42	VCC	VSS
BB44	VCC	BPM_N[1]
BB46	RSVD	VSS
BB48	RSVD	ERROR_N[1]
BB50	VSS	VSS
BB52	QPI1_DTX_DN[4]	ERROR_N[2]
BB54	QPI0_DTX_DP[16]	PE2C_TX_DP[10]
BB56	VSS	PE2D_RX_DP[15]
BB58	QPI1_DRX_DN[2]	VSS
BB6	VSS	VCCIN
BB8	DMI_RX_N[1]	VCCIN
BC1	QPI2_DRX_DP[17]	VCCIN
BC11	VPP_SCL	VCCIN
BC13	VCC	VCCIN
BC15	VCC	VCCIN
BC17	VCC	VCCIN
BC3	VSS	VCCIN
BC43	VCC	BPM_N[0]

BC45	VCC	VSS
BC47	VSS	VSS
BC49	VSS	VSS
BC5	QPI2_DTX_DN[18]	VCCIN
BC51	QPI1_DTX_DP[4]	VSS
BC53	VSS	VSS
BC55	QPI0_DTX_DN[17]	VSS
BC57	QPI1_DRX_DP[2]	VSS
BC7	DMI_RX_P[1]	VCCIN
BC9	VSS	VCCIN
BD10	DEBUG_EN_N	VCCIN
BD12	VCC	VCCIN
BD14	VCC	VCCIN
BD16	VCC	VCCIN
BD2	QPI2_DRX_DN[18]	VCCIN
BD4	QPI2_DTX_DP[18]	VCCIN
BD42	VCC	VCCIN
BD44	VCC	RSVD
BD46	RSVD	BPM_N[5]
BD48	RSVD	RSVD
BD50	VSS	ERROR_N[0]
BD52	QPI1_DTX_DN[3]	VSS
BD54	QPI0_DTX_DP[17]	VSS
BD56	VSS	VSS
BD58	QPI1_DRX_DN[1]	QPI0_DRX_DP[7]
BD6	TEST_12	VCCIN
BD8	DMI_RX_N[2]	VCCIN
BE1	QPI2_DRX_DP[18]	VCCIN
BE11	VCC33	VCCIN
BE13	VCC	VCCIN
BE15	VCC	VCCIN
BE17	VCC	VCCIN
BE3	VSA	VCCIN
BE43	VCC	RSVD
BE45	VCC	BPM_N[4]
BE47	RSVD	BPM_N[2]
BE49	RSVD	VSS
BE5	QPI2_DTX_DN[19]	VCCIN
BE51	QPI1_DTX_DP[3]	VSS
BE53	MSMI_N	QPI0_DRX_DP[2]
BE55	QPI0_DTX_DN[18]	QPI0_DRX_DP[3]
BE57	QPI1_DRX_DP[1]	QPI0_DRX_DP[8]
BE7	DMI_RX_P[2]	VCCIN
BE9	VSS	VCCIN
BF10	VCCPLL	VSS
BF12	VCC	VSS
BF14	VCC	VSS
BF16	VCC	VSS
BF2	QPI2_DRX_DN[19]	VSS
BF4	QPI2_DTX_DP[19]	VSS

BF42	VCC	VSS
BF44	VCC	RSVD
BF46	THERMTRIP_N	BPM_N[3]
BF48	RSVD	RSVD
BF50	TDI	QPIO_DRX_DP[6]
BF52	QPI1_DTX_DN[2]	QPIO_DRX_DN[1]
BF54	QPIO_DTX_DP[18]	QPIO_DRX_DP[5]
BF56	SAFE_MODE_BOOT	QPIO_DRX_DP[4]
BF58	QPI1_DRX_DN[0]	QPIO_DRX_DN[7]
BF6	VSS	VSS
BF8	DMI_RX_N[3]	VSS
BG1	QPI2_DRX_DP[19]	VCCIN
BG11	VCCPLL	VSS
BG13	VSS	VSS
BG15	VSS	VSS
BG17	VSS	VSS
BG3	VSS	VSS
BG43	VSS	RSVD
BG45	VSS	VSS
BG47	VSS	VSS
BG49	TCK	QPIO_DRX_DP[17]
BG5	VSA_SENSE	VSS
BG51	QPI1_DTX_DP[2]	QPIO_DRX_DN[0]
BG53	VSS	QPIO_DRX_DN[2]
BG55	QPIO_DTX_DN[19]	QPIO_DRX_DN[3]
BG57	QPI1_DRX_DP[0]	QPIO_DRX_DN[8]
BG7	DMI_RX_P[3]	VSS
BG9	VSS	VSS
BH10	VCCPLL	VCCIN
BH12	VSS	VCCIN
BH14	VMSE3_CMD[4]	VCCIN
BH16	VSS	VCCIN
BH2	VSS	VCCIN
BH4	VSS	VCCIN
BH42	VSS	VCCIN
BH44	VMSE0_CMD[0]	RSVD
BH46	VMSE0_CMD[15]	RSVD
BH48	VSS	RSVD
BH50	VSS	QPIO_DRX_DN[6]
BH52	QPI1_DTX_DN[1]	QPIO_DRX_DP[1]
BH54	QPIO_DTX_DP[19]	QPIO_DRX_DN[5]
BH56	VSS	QPIO_DRX_DN[4]
BH58	VSS	VSS
BH6	VSS_VSA_SENSE	VCCIN
BH8	VSS	VCCIN
BJ1	VSS	VCCIN
BJ11	VSS	VCCIN
BJ13	VMSE3_CMD[8]	VCCIN
BJ15	VMSE3_CMD[0]	VCCIN
BJ17	VSA	VCCIN

BJ3	SKTOCC_N	VCCIN
BJ43	VMSE0_CMD[4]	RSVD
BJ45	VMSE0_CMD[3]	RSVD
BJ47	VMSE0_CMD[16]	THERMTRIP_N
BJ49	VMSE0_CMD[12]	QPIO_DRX_DN[17]
BJ5	VSS	VCCIN
BJ51	QPI1_DTX_DP[1]	QPIO_DRX_DP[0]
BJ53	VSS	PWRGOOD
BJ55	VSS	VSS
BJ57	VSS	VSS
BJ7	VSS	VCCIN
BJ9	PWR_DEBUG_N	VCCIN
BK10	VMSE3_DQ[0]	VCCIN
BK12	MEM_SDA_C3	VCCIN
BK14	VMSE3_CLK_N	VCCIN
BK16	VSS	VCCIN
BK2	VMSE3_DQ[12]	VCCIN
BK4	VMSE3_DQ[8]	VCCIN
BK42	VSS	VSS
BK44	VSS	RSVD
BK46	VSS	VSS
BK48	VSS	VSS
BK50	VSS	VSS
BK52	QPI1_DTX_DN[0]	VSS
BK54	VSS	VSS
BK56	VSS	SAFE_MODE_BOOT
BK58	VMSE0_DQ[59]	QPIO_CLKRX_DP
BK6	VSS	VCCIN
BK8	VMSE3_DQ[4]	VCCIN
BL1	VMSE3_DQ[9]	VCCIN
BL11	VMSE3_DQ[5]	VCCIN
BL13	VSS	VCCIN
BL15	VSS	VCCIN
BL17	VSA	VCCIN
BL3	VMSE3_DQS_N[1]	VCCIN
BL43	VMSE0_CMD[8]	RSVD
BL45	VMSE0_CMD[9]	VSS
BL47	VMSE0_CMD[11]	RSVD
BL49	VMSE0_CMD[14]	VSS
BL5	VMSE3_DQ[13]	VCCIN
BL51	QPI1_DTX_DP[0]	PROCHOT_N
BL53	VSS	QPIO_DRX_DP[12]
BL55	PWRGOOD	QPIO_DRX_DP[10]
BL57	VMSE0_DQ[62]	VSS
BL7	VMSE3_DQ[1]	VCCIN
BL9	VMSE3_DQS_P[0]	VCCIN
BM10	VSS	VCCIN
BM12	VSS	VCCIN
BM14	VMSE3_CLK_P	VCCIN
BM16	VSS	VCCIN

BM2	VSS	VCCIN
BM4	VSS	VCCIN
BM42	VSS	VCCIN
BM44	VMSE0_CLK_N	RSVD
BM46	VMSE0_CMD[13]	RSVD
BM48	VMSE0_CMD[10]	QPIO_DRX_DP[18]
BM50	RSVD	QPIO_DRX_DP[15]
BM52	VSS	QPIO_DRX_DP[13]
BM54	VMSE0_DQ[57]	QPIO_DRX_DP[11]
BM56	VMSE0_DQS_P[7]	QPIO_DRX_DP[9]
BM58	VSS	QPIO_CLKRX_DN
BM6	VSS	VCCIN
BM8	VSS	VCCIN
BN1	VMSE3_DQ[15]	VCCIN_SENSE
BN11	VMSE3_DQ[6]	VCCIN
BN13	VMSE3_CMD[3]	VCCIN
BN15	VMSE3_CMD[9]	VCCIN
BN17	VSA	VCCIN
BN3	VMSE3_DQS_P[1]	VCCIN
BN43	VSS	VSS
BN45	VMSE0_CLK_P	RSVD
BN47	VSS	QPIO_DRX_DP[19]
BN49	VSS	QPIO_DRX_DP[16]
BN5	VMSE3_DQ[14]	VCCIN
BN51	VSS	QPIO_DRX_DP[14]
BN53	VMSE0_DQ[60]	QPIO_DRX_DN[12]
BN55	VSS	QPIO_DRX_DN[10]
BN57	VMSE0_DQ[58]	VSS
BN7	VMSE3_DQ[7]	VCCIN
BN9	VMSE3_DQS_N[0]	VCCIN
BP10	VMSE3_DQ[3]	VCCIN
BP12	VSS	VSS
BP14	VSS	VSS
BP16	VSS	VCCIN
BP2	VMSE3_DQ[10]	VSS_VCCIN_SENSE
BP4	VMSE3_DQ[11]	VSS
BP42	VTTA	VCCIN
BP44	VSS	RSVD
BP46	VSS	RSVD
BP48	VSS	QPIO_DRX_DN[18]
BP50	VSS	QPIO_DRX_DN[15]
BP52	VSS	QPIO_DRX_DN[13]
BP54	VSS	QPIO_DRX_DN[11]
BP56	VMSE0_DQS_N[7]	QPIO_DRX_DN[9]
BP58	VMSE0_DQ[63]	VSS
BP6	VSS	VSS
BP8	VMSE3_DQ[2]	VSS
BR1	VSS	VSS
BR11	VSS	VSS
BR13	VMSE3_CMD[6]	VSS

BR15	VMSE3_CMD[13]	VSS
BR17	VSS	VCCIN
BR3	VSS	VSS
BR43	VSS	RSVD
BR45	RSVD	RSVD
BR47	MEM_SDA_C0	QPIO_DRX_DN[19]
BR49	VMSE0_DQ[49]	QPIO_DRX_DN[16]
BR5	VSS	VSS
BR51	VMSE0_DQ[51]	QPIO_DRX_DN[14]
BR53	VSS	VSS
BR55	VMSE0_DQ[61]	VSS
BR57	VSS	VSS
BR7	VSS	VSS
BR9	VSS	VSS
BT10	VSS	VSS
BT12	VMSE3_ERR_N	DDR0_DQ[8]
BT14	TEST_5	DDR0_DQ[12]
BT16	VMSE3_CMD[14]	VSS
BT2	VSS	DDR1_DQ[5]
BT4	VSS	DDR1_DQ[4]
BT42	VTTA	VSS
BT44	VMSE0_CMD[6]	RSVD
BT46	VMSE0_CMD[5]	VSS
BT48	VMSE0_DQ[53]	VSS
BT50	VMSE0_DQS_N[6]	VSS
BT52	VMSE0_DQ[54]	VSS
BT54	VMSE0_DQ[56]	VSS
BT56	VSS	VSS
BT58	VSS	QPIO_DTX_DP[5]
BT6	VMSE3_DQ[20]	DDR0_DQ[1]
BT8	VSS	DDR0_DQ[4]
BU1	VMSE3_DQ[23]	DDR1_DQ[1]
BU11	VMSE3_CMD[1]	DDR0_DQ[9]
BU13	VSS	DDR0_DQS_DP[10]
BU15	VSS	DDR0_DQ[13]
BU17	VSS	VCCIN
BU3	VMSE3_DQ[17]	VSS
BU43	VSS	RSVD
BU45	VSS	VSS
BU47	VSS	VSS
BU49	VSS	SKTOCC_N
BU5	VMSE3_DQS_N[2]	VSS
BU51	VSS	VSS
BU53	VSS	QPIO_DTX_DP[2]
BU55	VSS	QPIO_DTX_DP[4]
BU57	VMSE0_ECC[3]	QPIO_DTX_DP[7]
BU7	VMSE3_DQ[16]	DDR0_DQ[0]
BU9	VMSE3_CMD[2]	DDR0_DQ[5]
BV10	TEST_4	VSS
BV12	VSS	DDR0_DQS_DP[1]

BV14	VMSE3_CMD[11]	DDR0_DQS_DN[10]
BV16	VMSE3_CMD[12]	VSS
BV2	VSS	DDR1_DQS_DP[9]
BV4	VSS	DDR1_DQ[0]
BV42	VTTA	VCCIN
BV44	VMSE0_CMD[2]	RSVD
BV46	VMSE0_CMD[1]	QPIO_DTX_DP[9]
BV48	VMSE0_DQ[48]	QPIO_DTX_DP[6]
BV50	VMSE0_DQS_P[6]	QPIO_DTX_DP[0]
BV52	VMSE0_DQ[50]	QPIO_DTX_DP[1]
BV54	VSS	QPIO_DTX_DP[3]
BV56	VMSE0_DQS_N[8]	QPIO_DTX_DP[8]
BV58	VMSE0_ECC[6]	QPIO_DTX_DN[5]
BV6	VSS	DDR0_DQS_DN[0]
BV8	VSS	DDR0_DQS_DP[9]
BW1	VSS	DDR1_DQS_DN[9]
BW11	VMSE3_CMD[5]	DDR0_DQS_DN[1]
BW13	VMSE3_CMD[15]	DDR0_DQ[10]
BW15	VMSE3_CMD[10]	VSS
BW17	VSS	VSS
BW3	VMSE3_DQ[18]	DDR1_DQS_DN[0]
BW43	VSS	VSS
BW45	VMSE0_CMD[7]	QPIO_DTX_DN[9]
BW47	VSS	QPIO_DTX_DN[6]
BW49	VMSE0_DQ[52]	QPIO_DTX_DN[0]
BW5	VMSE3_DQS_P[2]	VSS
BW51	VMSE0_DQ[55]	QPIO_DTX_DN[1]
BW53	TEST_2	QPIO_DTX_DN[2]
BW55	VMSE0_ECC[1]	QPIO_DTX_DN[4]
BW57	VSS	QPIO_DTX_DN[7]
BW7	VMSE3_DQ[21]	VSS
BW9	VMSE3_CMD[7]	DDR0_DQS_DN[9]
BY10	VSS	VSS
BY12	VMSE3_CMD[16]	DDR0_DQ[15]
BY14	VSS	DDR0_DQ[11]
BY16	VSS	DDR01_VREF
BY18	VSS	VCCIN
BY2	TEST_6	DDR1_DQ[7]
BY20	VSS	VCCIN
BY22	VSS	VCCIN
BY24	VTTA	VCCIN
BY26	VSS	VCCIN
BY28	VSS	VSS
BY30	VTTQ	VCCIN
BY32	VSS	VSS
BY34	VSS	VCCIN
BY36	VTTQ	VCCIN
BY38	VSS	VCCIN
BY4	VMSE3_DQ[19]	DDR1_DQS_DP[0]
BY40	VSS	VCCIN

BY42	VTTQ	VCCIN
BY44	RSVD	RSVD
BY46	VSS	TMS
BY48	VMSEO_ERR_N	QPIO_DTX_DP[12]
BY50	VSS	QPIO_DTX_DP[13]
BY52	VSS	QPIO_DTX_DN[11]
BY54	VMSEO_ECC[4]	QPIO_DTX_DN[3]
BY56	VMSEO_DQS_P[8]	QPIO_DTX_DN[8]
BY58	VMSEO_ECC[2]	VSS
BY6	VMSE3_DQ[22]	DDR0_DQS_DP[0]
BY8	VSS	VSS
C11	PE1_RX_N[14]	VCCD_23
C13	PE1_RX_P[10]	VCCD_23
C15	VTTA	DDR3_CS_N[1]
C17	PE1_TX_N[10]	DDR3_CLK_DN[0]
C19	VCC	DDR3_CLK_DN[3]
C21	VCC	VCCD_23
C23	VSS	DDR_RESET_C23_N
C25	VCC	DDR3_DQ[30]
C3	RSVD	TEST[3]
C33	VCC	VSS
C35	QPIO_DRX_DP[3]	DDR3_DQS_DP[10]
C37	QPIO_DRX_DP[5]	DDR3_DQS_DN[0]
C39	QPIO_DRX_DP[7]	DDR3_DQ[4]
C41	QPIO_DRX_DP[9]	RSVD
C43	QPIO_CLKRX_DP	DMI_TX_DN[2]
C45	QPIO_DRX_DP[11]	DMI_TX_DN[0]
C47	QPIO_DRX_DP[13]	DMI_RX_DN[3]
C49	QPIO_DRX_DP[15]	DMI_RX_DN[1]
C5	RSVD	VSS
C51	QPIO_DRX_DN[17]	PE1A_RX_DN[0]
C53	VSS	RSVD
C55	BPM_N[3]	VSS
C7	VSS	DDR3_DQS_DN[5]
C9	VSS	DDR3_DQ[44]
CA1	VMSE3_DQ[40]	DDR1_DQ[6]
CA11	VSS	DDR0_DQ[14]
CA13	VSS	VSS
CA15	VSS	VSS
CA17	VSS	VSS
CA19	VSS	VSS
CA21	VSS	VSS
CA23	VSS	VSS
CA25	VSS	VSS
CA27	VSS	VSS
CA29	VSS	VSS
CA3	VSS	DDR1_DQ[2]
CA31	VSS	VSS
CA33	VSS	VSS
CA35	VSS	VSS

CA37	VSS	VSS
CA39	VSS	VSS
CA41	VSS	VSS
CA43	VSS	RSVD
CA45	VSS	TCK
CA47	VSS	QPIO_DTX_DN[12]
CA49	VSS	QPIO_DTX_DN[13]
CA5	VSS	VSS
CA51	VSS	QPIO_DTX_DP[11]
CA53	VSS	RSVD
CA55	VSS	VSS
CA57	VMSE0_ECC[7]	VSS
CA7	VSS	DDR0_DQ[6]
CA9	VSS	DDR0_DQ[2]
CB10	VMSE3_ECC[7]	VSS
CB12	VSS	VSS
CB14	VMSE3_DQ[28]	VSS
CB16	VMSE3_DQ[24]	VCCD_01
CB18	MEM_SCL_C2	VCCD_01
CB2	VMSE3_DQ[45]	VSS
CB20	VMSE2_DQ[41]	VCCD_01
CB22	VMSE2_DQ[46]	VCCD_01
CB24	VSS	VCCD_01
CB26	VMSE2_DQ[37]	VCCD_01
CB28	VMSE2_DQ[39]	DDR0_DQ[41]
CB30	VSS	VSS
CB32	VMSE1_DQ[5]	DDR0_DQ[43]
CB34	VMSE1_DQ[7]	VSS
CB36	VSS	VSS
CB38	VMSE1_DQ[45]	VSS
CB4	VSS	DDR1_DQ[3]
CB40	VMSE1_DQ[47]	VSS
CB42	VSS	VSS
CB44	VMSE1_DQ[57]	VSS
CB46	VMSE1_DQ[62]	VSS
CB48	MEM_HOT_C01_N	VSS
CB50	VMSE0_DQ[43]	VSS
CB52	VMSE0_DQ[42]	VSS
CB54	VSS	VSS
CB56	VSS	VSS
CB6	VSS	DDR0_DQ[7]
CB8	VMSE3_ECC[5]	DDR0_DQ[3]
CC11	VMSE3_ECC[2]	VSS
CC13	VMSE3_DQ[25]	DDR0_DQ[28]
CC15	VMSE3_DQS_N[3]	DDR0_CKE[5]
CC17	VMSE3_DQ[29]	DDR0_CKE[3]
CC19	VMSE2_DQ[44]	DDR0_CLK_DP[3]
CC21	VMSE2_DQS_P[5]	DDR0_CLK_DP[0]
CC23	VMSE2_DQ[43]	DDR0_ODT[3]
CC25	VMSE2_DQ[32]	CID[1]

CC27	VMSE2_DQS_N[4]	DDR0_DQ[45]
CC29	VMSE2_DQ[38]	DDR0_DQS_DN[14]
CC3	VMSE3_DQ[41]	VSS
CC31	VMSE1_DQ[0]	DDR0_DQ[47]
CC33	VMSE1_DQS_P[0]	VSS
CC35	VMSE1_DQ[2]	DDR0_DQ[49]
CC37	VMSE1_DQ[40]	DDR0_DQS_DP[6]
CC39	VMSE1_DQS_N[5]	DDR0_DQ[51]
CC41	VMSE1_DQ[42]	VCCIO_IN
CC43	VMSE1_DQ[60]	VSS
CC45	VMSE1_DQS_P[7]	VSS
CC47	VMSE1_DQ[59]	VSS
CC49	VMSE0_DQ[46]	VSS
CC5	VMSE3_DQ[44]	VSS
CC51	VMSE0_DQS_P[5]	CATERR_N
CC53	VMSE0_DQ[47]	SOCKET_ID[1]
CC55	VMSE0_ECC[5]	QPI1_DRX_DP[19]
CC7	VMSE3_ECC[0]	VSS
CC9	VMSE3_DQS_P[8]	VSS
CD10	VSS	DDR0_DQ[20]
CD12	VSS	VSS
CD14	VSS	DDR0_DQ[29]
CD16	VSS	DDR0_ALERT_N
CD18	VSS	DDR0_CLK_DP[1]
CD20	VSS	DDR0_CLK_DP[2]
CD22	VSS	DDR0_CS_N[0]
CD24	VSS	DDR0_MA[17]
CD26	VSS	CID[4]
CD28	VSS	DDR0_DQ[40]
CD30	VSS	DDR0_DQS_DP[5]
CD32	VSS	DDR0_DQ[42]
CD34	VSS	DDR0_DQ[53]
CD36	VSS	DDR0_DQS_DN[15]
CD38	VSS	DDR0_DQ[55]
CD4	VMSE3_DQS_N[5]	VSS
CD40	VSS	VSS
CD42	VSS	VCCPECI
CD44	VSS	QPIO_CLKTX_DP
CD46	VSS	QPIO_DTX_DP[10]
CD48	VSS	QPIO_DTX_DP[15]
CD50	VSS	QPIO_DTX_DP[16]
CD52	VSS	QPIO_DTX_DP[17]
CD54	VVMSE01	QPI1_DRX_DP[17]
CD56	VMSE0_ECC[0]	QPI1_DRX_DP[18]
CD6	VSS	VSS
CD8	VSS	VSS
CE11	VMSE3_ECC[3]	DDR0_DQ[21]
CE13	VMSE3_DQ[31]	DDR0_DQ[24]
CE15	VMSE3_DQS_P[3]	VSS
CE17	VMSE3_DQ[30]	DDR0_CKE[1]

CE19	VMSE2_DQ[40]	DDR0_CLK_DN[3]
CE21	VMSE2_DQS_N[5]	DDR0_CLK_DN[0]
CE23	VMSE2_DQ[42]	DDR0_MA[13]
CE25	VMSE2_DQ[36]	DDR0_ODT[5]
CE27	VMSE2_DQS_P[4]	DDR0_DQ[44]
CE29	VMSE2_DQ[35]	DDR0_DQS_DP[14]
CE3	VMSE3_DQS_P[5]	DDR1_DQ[8]
CE31	VMSE1_DQ[4]	DDR0_DQ[46]
CE33	VMSE1_DQS_N[0]	VSS
CE35	VMSE1_DQ[3]	DDR0_DQ[48]
CE37	VMSE1_DQ[44]	DDR0_DQS_DN[6]
CE39	VMSE1_DQS_P[5]	DDR0_DQ[50]
CE41	VMSE1_DQ[43]	VCCIN
CE43	VMSE1_DQ[56]	VSS
CE45	VMSE1_DQS_N[7]	VSS
CE47	VMSE1_DQ[58]	QPIO_DTX_DP[14]
CE49	VMSE0_DQ[45]	QPIO_DTX_DP[19]
CE5	VMSE3_DQ[47]	DDR1_DQ[12]
CE51	VMSE0_DQS_N[5]	QPIO_DTX_DP[18]
CE53	VMSE0_DQ[41]	EAR_N
CE55	VSS	QPI1_DRX_DN[19]
CE7	VMSE3_ECC[4]	VSS
CE9	VMSE3_DQS_N[8]	DDR0_DQ[16]
CF10	VMSE3_ECC[6]	VSS
CF12	VVMSE23	VSS
CF14	VMSE3_DQ[26]	DDR0_DQS_DN[12]
CF16	VMSE3_DQ[27]	DDR0_CKE[2]
CF18	VSS	DDR0_CLK_DN[1]
CF20	VMSE2_DQ[45]	DDR0_CLK_DN[2]
CF22	VMSE2_DQ[47]	DDR0_ODT[0]
CF24	VVMSE23	DDR0_ODT[4]
CF26	VMSE2_DQ[33]	CID[0]
CF28	VMSE2_DQ[34]	VSS
CF30	VSS	DDR0_DQS_DN[5]
CF32	VMSE1_DQ[1]	VSS
CF34	VMSE1_DQ[6]	DDR0_DQ[52]
CF36	SVID_IDLE_N	DDR0_DQS_DP[15]
CF38	VMSE1_DQ[41]	DDR0_DQ[54]
CF4	VSS	DDR1_DQ[9]
CF40	VMSE1_DQ[46]	RSVD
CF42	VVMSE01	TDI
CF44	VMSE1_DQ[61]	QPIO_CLKTX_DN
CF46	VMSE1_DQ[63]	QPIO_DTX_DN[10]
CF48	VSS	QPIO_DTX_DN[15]
CF50	VMSE0_DQ[40]	QPIO_DTX_DN[16]
CF52	VMSE0_DQ[44]	QPIO_DTX_DN[17]
CF54	VSS	QPI1_DRX_DN[17]
CF56	VSS	QPI1_DRX_DN[18]
CF6	MEM_SCL_C3	DDR1_DQ[13]
CF8	VMSE3_ECC[1]	DDR0_DQ[17]

CG11	VSS	DDR0_DQS_DN[2]
CG13	VSS	DDR0_DQS_DP[12]
CG15	VSS	DDR0_DQ[25]
CG17	VSS	VCCD_01
CG19	VSS	VCCD_01
CG21	VSS	VCCD_01
CG23	VSS	VCCD_01
CG25	VSS	VCCD_01
CG27	VSS	VSS
CG29	VSS	VSS
CG3	VMSE3_DQ[42]	DDR1_DQS_DN[10]
CG31	VSS	VSS
CG33	VSS	VSS
CG35	VSS	VSS
CG37	VSS	VSS
CG39	VSS	VSS
CG41	VSS	TDO
CG43	VSS	VSS
CG45	VSS	VSS
CG47	VSS	QPIO_DTX_DN[14]
CG49	VSS	QPIO_DTX_DN[19]
CG5	VSS	VSS
CG51	VSS	QPIO_DTX_DN[18]
CG53	VSS	VSS
CG55	VMSE0_DQ[28]	PECI
CG7	VSS	VSS
CG9	VSS	DDR0_DQS_DP[11]
CH10	VSS	DDR0_DQS_DP[2]
CH12	VSS	VSS
CH14	VSS	DDR0_DQ[27]
CH16	VSS	DRAM_PWR_OK_C01
CH18	VSS	DDR0_MA[7]
CH20	VSS	DDR0_BA[1]
CH22	VSS	DDR0_CS_N[1]
CH24	VSS	DDR0_CS_N[5]
CH26	VSS	CID[3]
CH28	VSS	DDR0_DQ[33]
CH30	VSS	VSS
CH32	VSS	DDR0_DQ[35]
CH34	VSS	VSS
CH36	VSS	VSS
CH38	VSS	VSS
CH4	VMSE3_DQ[46]	DDR1_DQS_DP[10]
CH40	VSS	VSS
CH42	VSS	VSS
CH44	VSS	VSS
CH46	VSS	VSS
CH48	VSS	VSS
CH50	VSS	VSS
CH52	VSS	VSS

CH54	VMSE0_DQ[24]	VSS
CH56	VMSE0_DQ[25]	VSS
CH6	VSS	DDR1_DQS_DN[1]
CH8	VSS	DDR0_DQS_DN[11]
CJ11	MEM_SDA_C2	DDR0_DQ[19]
CJ13	VMSE2_DQ[5]	DDR0_DQS_DN[3]
CJ15	VMSE2_DQ[7]	VSS
CJ17	VSS	DDR0_CKE[0]
CJ19	VMSE2_DQ[21]	DDR0_MA[8]
CJ21	VMSE2_DQ[23]	DDR0_MA[14]
CJ23	VSS	DDR0_ODT[2]
CJ25	VMSE2_DQ[49]	DDR0_CID[2]
CJ27	VMSE2_DQ[54]	DDR0_DQ[37]
CJ29	VSS	DDR0_DQS_DN[13]
CJ3	VMSE3_DQ[43]	VSS
CJ31	VMSE1_DQ[9]	DDR0_DQ[39]
CJ33	VMSE1_DQ[10]	VSS
CJ35	VVMSE01	DDR0_DQ[57]
CJ37	VMSE1_DQ[37]	DDR0_DQS_DP[7]
CJ39	VMSE1_DQ[39]	DDR0_DQ[59]
CJ41	VSS	VSS
CJ43	VMSE1_DQ[53]	VSS
CJ45	VMSE1_DQ[55]	VSS
CJ47	VVMSE01	VSS
CJ49	VMSE0_DQ[35]	VSS
CJ5	VVMSE23	DDR1_DQS_DP[1]
CJ51	VMSE0_DQ[38]	VSS
CJ53	VSS	QPI1_CLKRX_DP
CJ55	VSS	QPI1_DRX_DP[16]
CJ7	VMSE3_DQ[36]	VSS
CJ9	VMSE3_DQ[32]	DDR0_DQ[23]
CK10	VMSE3_DQ[37]	DDR0_DQ[18]
CK12	VMSE2_DQ[0]	VSS
CK14	VMSE2_DQS_P[0]	DDR0_DQS_DP[3]
CK16	VMSE2_DQ[2]	DDR0_ACT_N
CK18	VMSE2_DQ[16]	DDR0_MA[9]
CK20	VMSE2_DQS_N[2]	DDR0_PAR
CK22	VMSE2_DQ[18]	DDR0_CS_N[4]
CK24	VMSE2_DQ[52]	DDR0_CS_N[8]
CK26	VMSE2_DQS_N[6]	DDR0_CS_N[9]
CK28	VMSE2_DQ[51]	DDR0_DQ[32]
CK30	VMSE1_DQ[13]	DDR0_DQS_DP[4]
CK32	VMSE1_DQS_P[1]	DDR0_DQ[34]
CK34	VMSE1_DQ[11]	DDR0_DQ[61]
CK36	VMSE1_DQ[32]	DDR0_DQS_DN[16]
CK38	VMSE1_DQS_N[4]	DDR0_DQ[63]
CK4	VSS	VSS
CK40	VMSE1_DQ[34]	VSS
CK42	VMSE1_DQ[48]	DDR_SCL_C01
CK44	VMSE1_DQS_P[6]	QPI1_DRX_DP[0]

CK46	VMSE1_DQ[50]	QPI1_DRX_DP[2]
CK48	VMSE0_DQ[34]	QPI1_DRX_DP[4]
CK50	VMSE0_DQS_P[4]	QPI1_DRX_DP[6]
CK52	VMSE0_DQ[39]	VSS
CK54	VMSE0_DQ[29]	VSS
CK56	VSS	QPI1_DRX_DN[15]
CK6	VMSE3_DQ[33]	DDR1_DQ[14]
CK8	VMSE3_DQS_N[4]	DDR0_DQ[22]
CL11	VSS	VSS
CL13	VSS	DDR0_DQ[31]
CL15	VSS	VSS
CL17	VSS	DDR0_BG[0]
CL19	VSS	DDR0_MA[5]
CL21	VSS	DDR0_BA[0]
CL23	VSS	DDR0_MA[16]
CL25	VSS	DDR0_MA[15]
CL27	VSS	DDR0_DQ[36]
CL29	VSS	DDR0_DQS_DP[13]
CL3	VSS	DDR1_DQ[15]
CL31	VSS	DDR0_DQ[38]
CL33	VSS	MEM_HOT_C01_N
CL35	VSS	DDR0_DQ[56]
CL37	VSS	DDR0_DQS_DN[7]
CL39	VSS	DDR0_DQ[58]
CL41	VSS	BCLK0_DP
CL43	VSS	RSVD
CL45	VSS	QPI1_DRX_DP[1]
CL47	VSS	QPI1_DRX_DP[3]
CL49	VSS	QPI1_DRX_DP[5]
CL5	VSS	DDR1_DQ[10]
CL51	VSS	QPI1_DRX_DP[7]
CL53	VSS	QPI1_CLKRX_DN
CL55	VMSE0_DQS_P[3]	QPI1_DRX_DN[16]
CL7	VSS	VSS
CL9	VSS	VSS
CM10	VMSE3_DQ[38]	VSS
CM12	VMSE2_DQ[4]	DDR0_DQ[30]
CM14	VMSE2_DQS_N[0]	DDR0_DQ[26]
CM16	VMSE2_DQ[3]	VCCD_01
CM18	VMSE2_DQ[20]	VCCD_01
CM20	VMSE2_DQS_P[2]	VCCD_01
CM22	VMSE2_DQ[19]	VCCD_01
CM24	VMSE2_DQ[48]	VCCD_01
CM26	VMSE2_DQS_P[6]	VCCD_01
CM28	VMSE2_DQ[50]	VSS
CM30	VMSE1_DQ[8]	DDR0_DQS_DN[4]
CM32	VMSE1_DQS_N[1]	VSS
CM34	VMSE1_DQ[14]	DDR0_DQ[60]
CM36	VMSE1_DQ[36]	DDR0_DQS_DP[16]
CM38	VMSE1_DQS_P[4]	DDR0_DQ[62]

CM4	VMSE3_DQ[58]	DDR1_DQ[11]
CM40	VMSE1_DQ[35]	VSS
CM42	VMSE1_DQ[52]	DDR_SDA_C01
CM44	VMSE1_DQS_N[6]	QPI1_DRX_DN[0]
CM46	VMSE1_DQ[51]	QPI1_DRX_DN[2]
CM48	VMSE0_DQ[37]	QPI1_DRX_DN[4]
CM50	VMSE0_DQS_N[4]	QPI1_DRX_DN[6]
CM52	VMSE0_DQ[33]	VSS
CM54	VMSE0_DQS_N[3]	VSS
CM56	VMSE0_DQ[26]	QPI1_DRX_DP[15]
CM6	VMSE3_DQ[39]	VSS
CM8	VMSE3_DQS_P[4]	VSS
CN11	VSS	VSS
CN13	VMSE2_DQ[1]	VSS
CN15	VMSE2_DQ[6]	DDR0_CKE[4]
CN17	VVMSE23	DDR0_BG[1]
CN19	VMSE2_DQ[17]	DDR0_MA[6]
CN21	VMSE2_DQ[22]	DDR0_MA[3]
CN23	VSS	DDR1_MA[14]
CN25	VMSE2_DQ[53]	DDR0_ODT[1]
CN27	VMSE2_DQ[55]	VSS
CN29	VSS	VSS
CN3	VMSE3_DQ[60]	VSS
CN31	VMSE1_DQ[12]	VSS
CN33	VMSE1_DQ[15]	VSS
CN35	VSS	VSS
CN37	VMSE1_DQ[33]	VSS
CN39	VMSE1_DQ[38]	VSS
CN41	MEM_SDA_C1	BCLK0_DN
CN43	VMSE1_DQ[49]	RSVD
CN45	VMSE1_DQ[54]	QPI1_DRX_DN[1]
CN47	VSS	QPI1_DRX_DN[3]
CN49	VMSE0_DQ[32]	QPI1_DRX_DN[5]
CN5	VSS	VSS
CN51	VMSE0_DQ[36]	QPI1_DRX_DN[7]
CN53	MEM_SCL_C0	VSS
CN55	VMSE0_DQ[31]	VSS
CN57	VMSE0_DQ[30]	VSS
CN7	VMSE3_DQ[34]	VSS
CN9	VMSE3_DQ[35]	DDR0_ECC[5]
CP10	VSS	DDR0_ECC[6]
CP12	VSS	VSS
CP14	VSS	VSS
CP16	VSS	DDR1_BG[1]
CP18	VSS	DDR0_MA[11]
CP2	VSS	DDR1_DQ[21]
CP20	VSS	DDR0_MA[4]
CP22	VSS	DDR0_MA[0]
CP24	VVMSE23	DDR0_MA[10]
CP26	VSS	CID[1]

CP28	VSS	DDR1_DQ[33]
CP30	VSS	VSS
CP32	VSS	DDR1_DQ[35]
CP34	VSS	VSS
CP36	VSS	VSS
CP38	VSS	VSS
CP4	VSS	VSS
CP40	VSS	RSVD
CP42	VSS	VSS
CP44	VSS	VSS
CP46	VSS	VSS
CP48	VSS	VSS
CP50	VSS	VSS
CP52	VSS	SOCKET_ID[0]
CP54	VSS	QPI1_DRX_DP[10]
CP56	VSS	VSS
CP58	VMSE0_DQ[27]	QPI1_DRX_DN[14]
CP6	VSS	DDR1_DQ[19]
CP8	VSS	DDR0_ECC[4]
CR1	VMSE3_DQ[56]	DDR1_DQ[20]
CR11	VMSE2_DQ[11]	DDR0_ECC[7]
CR13	VSS	DDR1_ECC[4]
CR15	VSS	DDR1_ALERT_N
CR17	VMSE2_CMD[3]	DDR0_MA[12]
CR19	VSS	DDR1_MA[4]
CR21	VSS	DDR0_MA[1]
CR23	VMSE2_CMD[12]	DDR1_MA[10]
CR25	VSS	DDR1_CID[2]
CR27	VSS	DDR1_DQ[37]
CR29	VVMSE01	DDR1_DQS_DN[13]
CR3	VMSE3_DQS_N[7]	DDR1_DQ[16]
CR31	VSS	DDR1_DQ[39]
CR33	VSS	VSS
CR35	VMSE1_ERR_N	DDR1_DQ[49]
CR37	VSS	DDR1_DQS_DP[6]
CR39	VSS	DDR1_DQ[51]
CR41	VMSE1_CMD[9]	VSS
CR43	VSS	RESET_N
CR45	VSS	VSS
CR47	VSS	VSS
CR49	VSS	VSS
CR5	VMSE3_DQ[59]	DDR1_DQ[23]
CR51	VSS	RSVD
CR53	VSS	QPI1_DRX_DP[9]
CR55	VSS	QPI1_DRX_DN[11]
CR57	VSS	QPI1_DRX_DN[13]
CR7	VSS	VSS
CR9	VSS	VSS
CT10	VMSE2_DQ[14]	DDR0_DQS_DN[8]
CT12	VSS	VSS

CT14	VMSE2_CMD[1]	DDR1_ECC[5]
CT16	VMSE2_CMD[4]	DDR1_ACT_N
CT18	VMSE2_CMD[6]	DDR1_MA[7]
CT2	VMSE3_DQ[61]	VSS
CT20	VMSE2_CMD[16]	DDR1_PAR
CT22	VMSE2_CMD[10]	DDR0_MA[2]
CT24	VSS	DDR1_MA[17]
CT26	VSS	CID[0]
CT28	VSS	DDR1_DQ[32]
CT30	VSS	DDR1_DQS_DP[4]
CT32	VSS	DDR1_DQ[34]
CT34	VSS	DDR1_DQ[53]
CT36	VMSE1_CMD[2]	DDR1_DQS_DN[15]
CT38	VMSE1_CMD[4]	DDR1_DQ[55]
CT4	VMSE3_DQS_P[7]	DDR1_DQS_DP[2]
CT40	VMSE1_CMD[6]	VSS
CT42	VMSE1_CMD[13]	QPI1_DTX_DP[5]
CT44	VMSE1_CMD[11]	QPI1_DTX_DP[19]
CT46	RSVD	QPI1_DTX_DP[18]
CT48	VMSE0_DQ[9]	QPI1_DTX_DP[17]
CT50	VMSE0_DQ[14]	RSVD
CT52	VVMSE01	QPI1_DRX_DP[8]
CT54	VMSE0_DQ[21]	QPI1_DRX_DN[10]
CT56	VMSE0_DQ[23]	QPI1_DRX_DN[12]
CT58	VSS	QPI1_DRX_DP[14]
CT6	VSS	DDR1_DQ[18]
CT8	VMSE2_DQ[9]	DDR0_ECC[0]
CU1	RSVD	VSS
CU11	VSS	DDR0_ECC[3]
CU13	VMSE2_ERR_N	DDR1_ECC[0]
CU15	VMSE2_CMD[5]	VSS
CU17	VSS	VCCD_01
CU19	VMSE2_CMD[13]	VCCD_01
CU21	VMSE2_CMD[11]	VCCD_01
CU23	VSS	VCCD_01
CU25	VMSE2_DQ[57]	VCCD_01
CU27	VMSE2_DQ[58]	DDR1_DQ[36]
CU29	VSS	DDR1_DQS_DP[13]
CU3	VSS	DDR1_DQS_DN[11]
CU31	VMSE1_DQ[21]	DDR1_DQ[38]
CU33	VMSE1_DQ[23]	VSS
CU35	TEST_0	DDR1_DQ[48]
CU37	VMSE1_CMD[5]	DDR1_DQS_DN[6]
CU39	VMSE1_CMD[3]	DDR1_DQ[50]
CU41	VSS	QPI1_DTX_DP[2]
CU43	VSS	QPI1_DTX_DP[8]
CU45	VMSE1_CMD[14]	QPI1_DTX_DP[11]
CU47	VMSE0_DQ[12]	QPI1_DTX_DP[14]
CU49	VMSE0_DQS_P[1]	PRDY_N
CU5	VMSE3_DQ[62]	DDR1_DQ[22]

CU51	VMSE0_DQ[11]	RSVD
CU53	VMSE0_DQ[16]	QPI1_DRX_DN[9]
CU55	VMSE0_DQS_N[2]	QPI1_DRX_DP[11]
CU57	VMSE0_DQ[18]	QPI1_DRX_DP[13]
CU7	VMSE2_DQ[12]	VSS
CU9	VMSE2_DQS_P[1]	DDR0_DQS_DP[17]
CV10	VMSE2_DQ[15]	DDR0_DQS_DP[8]
CV12	MEM_HOT_C23_N	VSS
CV14	VSS	DDR1_ECC[1]
CV16	VSS	DDR1_BG[0]
CV18	VMSE2_CLK_P	DDR1_MA[11]
CV2	VSS	DDR1_DQ[17]
CV20	VSS	DDR1_MA[2]
CV22	VSS	DDR1_BA[1]
CV24	VMSE2_DQ[61]	DDR1_MA[15]
CV26	VMSE2_DQS_P[7]	CID[4]
CV28	VMSE2_DQ[59]	VSS
CV30	VMSE1_DQ[16]	DDR1_DQS_DN[4]
CV32	VMSE1_DQS_N[2]	VSS
CV34	VMSE1_DQ[18]	DDR1_DQ[52]
CV36	VSS	DDR1_DQS_DP[15]
CV38	VSS	DDR1_DQ[54]
CV4	VMSE3_DQ[63]	DDR1_DQS_DN[2]
CV40	VVMSE01	VSS
CV42	VSS	QPI1_DTX_DN[5]
CV44	VSS	QPI1_DTX_DN[19]
CV46	VSS	QPI1_DTX_DN[18]
CV48	VSS	QPI1_DTX_DN[17]
CV50	VSS	TRST_N
CV52	VSS	QPI1_DRX_DN[8]
CV54	VSS	VSS
CV56	VSS	QPI1_DRX_DP[12]
CV58	TEST_7	VSS
CV6	VSS	VSS
CV8	VSS	DDR0_ECC[1]
CW1	RSVD	VSS
CW11	VMSE2_DQ[10]	DDR0_ECC[2]
CW13	VMSE2_CMD[2]	DDR1_DQS_DP[17]
CW15	TEST_3	VSS
CW17	VMSE2_CMD[0]	DDR1_MA[12]
CW19	VSS	DDR1_MA[6]
CW21	VSS	DDR1_MA[3]
CW23	VSS	DDR1_BA[0]
CW25	VSS	DDR1_MA[13]
CW27	VSS	VSS
CW29	VSS	VSS
CW3	VMSE3_DQ[57]	DDR1_DQS_DP[11]
CW31	VSS	VSS
CW33	VSS	VSS
CW35	VSS	VSS

CW37	VMSE1_CMD[1]	VSS
CW39	VSS	VSS
CW41	VMSE1_CLK_P	QPI1_DTX_DN[2]
CW43	VMSE1_CMD[16]	QPI1_DTX_DN[8]
CW45	VMSE1_CMD[12]	QPI1_DTX_DN[11]
CW47	VMSE0_DQ[8]	QPI1_DTX_DN[14]
CW49	VMSE0_DQS_N[1]	PREQ_N
CW5	VSS	VSS
CW51	VMSE0_DQ[10]	RSVD
CW53	VMSE0_DQ[20]	VSS
CW55	VMSE0_DQS_P[2]	VSS
CW57	VMSE0_DQ[19]	VSS
CW7	VMSE2_DQ[8]	VSS
CW9	VMSE2_DQS_N[1]	DDR0_DQS_DN[17]
CY10	VSS	VSS
CY12	VSS	VSS
CY14	VMSE2_CMD[7]	DDR1_DQS_DN[17]
CY16	VMSE2_CMD[8]	DDR1_CKE[4]
CY18	VMSE2_CLK_N	DDR1_MA[9]
CY2	VSS	VSS
CY20	VMSE2_CMD[15]	DDR1_MA[5]
CY22	VMSE2_CMD[14]	DDR1_MA[0]
CY24	VMSE2_DQ[56]	DDR1_MA[16]
CY26	VMSE2_DQS_N[7]	CID[3]
CY28	VMSE2_DQ[62]	DDR1_DQ[45]
CY30	VMSE1_DQ[20]	VSS
CY32	VMSE1_DQS_P[2]	DDR1_DQS_DN[14]
CY34	VMSE1_DQ[19]	VSS
CY36	VMSE1_CMD[7]	VSS
CY38	VMSE1_CMD[8]	VSS
CY4	VSS	VSS
CY40	VMSE1_CLK_N	FIVR_FAULT
CY42	VMSE1_CMD[15]	VSS
CY44	VMSE1_CMD[10]	VSS
CY46	VSS	VSS
CY48	VMSE0_DQ[13]	VSS
CY50	VMSE0_DQ[15]	VSS
CY52	VSS	VSS
CY54	VMSE0_DQ[17]	QPI1_CLKTX_DN
CY56	VMSE0_DQ[22]	RSVD
CY58	EAR_N	RSVD
CY6	VVMSE23	DDR1_DQ[29]
CY8	VMSE2_DQ[13]	VSS
D10	PE1_RX_P[14]	VSS
D12	VSS	DDR3_ODT[3]
D14	PE1_RX_N[11]	DDR3_ODT[2]
D16	PE1_TX_P[10]	DDR3_ODT[0]
D18	VSS	DDR3_CLK_DN[2]
D2	RSVD	TEST[2]
D20	VCC	DDR3_CLK_DN[1]

D22	VCC	DDR3_CKE[3]
D24	VSS	VSS
D26	VCC	DDR3_DQS_DN[12]
D32	VCC	DDR3_DQ[14]
D34	VSS	DDR3_DQS_DN[10]
D36	QPIO_DRX_DP[4]	VSS
D38	QPIO_DRX_DP[6]	DDR3_DQ[0]
D4	RSVD	VSS
D40	QPIO_DRX_DP[8]	VSS
D42	VTTA	DMI_TX_DP[3]
D44	QPIO_DRX_DP[10]	DMI_TX_DP[1]
D46	QPIO_DRX_DP[12]	PE_HP_SDA
D48	QPIO_DRX_DP[14]	DMI_RX_DP[2]
D50	QPIO_DRX_DP[16]	DMI_RX_DP[0]
D52	QPIO_DRX_DN[18]	PE1A_RX_DN[1]
D54	BPM_N[6]	PE1A_RX_DN[2]
D56	BPM_N[7]	RSVD
D6	VSS	DDR3_DQ[46]
D8	VSS	DDR3_DQS_DN[14]
DA11	VSS	RSVD
DA13	VSS	DDR1_DQS_DN[8]
DA15	VSS	DDR1_CKE[5]
DA17	VSS	DDR1_CKE[0]
DA19	VMSE2_CMD[9]	DDR1_MA[8]
DA21	VSS	DDR1_MA[1]
DA23	VSS	DDR1_CS_N[4]
DA25	VMSE2_DQ[60]	DDR1_ODT[4]
DA27	VMSE2_DQ[63]	VSS
DA29	MEM_SCL_C1	DDR1_DQ[40]
DA3	RSVD	VSS
DA31	VMSE1_DQ[17]	DDR1_DQS_DP[14]
DA33	VMSE1_DQ[22]	DDR1_DQ[46]
DA35	VSS	VSS
DA37	VSS	DDR1_DQS_DN[7]
DA39	VMSE1_CMD[0]	DDR1_DQ[59]
DA41	VSS	VSS
DA43	VSS	VSS
DA45	VSS	VSS
DA47	VSS	VSS
DA49	VSS	VSS
DA5	VMSE3_DQ[48]	DDR1_DQ[28]
DA51	VSS	VSS
DA53	VSS	VSS
DA55	VSS	VSS
DA57	RSVD	RSVD
DA7	VSS	DDR1_DQ[24]
DA9	VSS	VSS
DB10	VMSE3_DQ[54]	DDR1_DQS_DP[3]
DB12	VVMSE23	VSS
DB14	VSS	DDR1_DQS_DP[8]

DB16	VSS	VCCD_01
DB18	VSS	VCCD_01
DB2	RSVD	TEST[0]
DB20	VSS	VCCD_01
DB22	VSS	VCCD_01
DB24	VSS	VCCD_01
DB26	VSS	VCCD_01
DB28	VSS	DDR1_DQ[44]
DB30	VSS	DDR1_DQ[41]
DB32	VSS	DDR1_DQS_DN[5]
DB34	VSS	VSS
DB36	VSS	DDR1_DQ[61]
DB38	VSS	DDR1_DQS_DP[7]
DB4	RSVD	TEST[1]
DB40	VSS	VSS
DB42	VSS	QPI1_DTX_DN[1]
DB44	VSS	QPI1_DTX_DN[4]
DB46	VVMSE01	QPI1_DTX_DN[7]
DB48	VSS	QPI1_DTX_DP[10]
DB50	VSS	QPI1_DTX_DP[13]
DB52	VSS	QPI1_DTX_DP[16]
DB54	TEST_10	QPI1_CLKTX_DP
DB56	RSVD	RSVD
DB58	VSS	VSS
DB6	VMSE3_DQ[53]	VSS
DB8	VSS	DDR1_DQ[25]
DC11	VMSE3_DQ[51]	DDR1_DQ[27]
DC13	VMSE2_DQ[29]	DDR1_ECC[6]
DC15	VMSE2_DQ[25]	DDR_RESET_C01_N
DC17	VMSE2_DQ[26]	DDR1_CKE[1]
DC19	VMSE_PWR_OK	DDR1_CLK_DN[3]
DC21	VMSE2_ECC[4]	DDR1_CLK_DN[0]
DC23	VMSE2_ECC[7]	DDR1_ODT[2]
DC25	VVMSE23	DDR1_ODT[3]
DC3	RSVD	RSVD
DC33	VSS	DDR1_DQ[42]
DC35	VMSE1_DQ[25]	DDR1_DQ[60]
DC37	VMSE1_DQ[26]	DDR1_DQ[56]
DC39	RSVD	DDR1_DQ[58]
DC41	VMSE1_ECC[4]	QPI1_DTX_DP[0]
DC43	VMSE1_ECC[7]	QPI1_DTX_DP[3]
DC45	VMSE1_ECC[6]	QPI1_DTX_DP[6]
DC47	VMSE0_DQ[5]	QPI1_DTX_DP[9]
DC49	VMSE0_DQ[1]	QPI1_DTX_DN[12]
DC5	RSVD	VSS
DC51	VMSE0_DQ[2]	QPI1_DTX_DN[15]
DC53	VMSE0_DQ[3]	VSS
DC55	RSVD	VSS
DC7	VMSE3_DQ[52]	DDR1_DQS_DP[12]
DC9	VMSE3_DQS_N[6]	DDR1_DQS_DN[3]

DD10	VSS	VSS
DD12	VSS	VSS
DD14	VSS	DDR1_ECC[2]
DD16	VMSE2_DQS_P[3]	DDR1_CKE[2]
DD18	VMSE2_DQ[30]	DDR1_CLK_DN[1]
DD20	VMSE2_ECC[5]	DDR1_CLK_DN[2]
DD22	VMSE2_DQS_P[8]	DDR1_ODT[0]
DD24	VSS	DDR1_CS_N[5]
DD26	VMSE2_ECC[3]	DDR1_ODT[5]
DD32	VMSE1_DQ[24]	DDR1_DQS_DP[5]
DD34	VSS	VSS
DD36	VMSE1_DQS_P[3]	DDR1_DQS_DP[16]
DD38	VMSE1_DQ[30]	VSS
DD40	VMSE1_ECC[5]	VSS
DD42	VMSE1_DQS_P[8]	QPI1_DTX_DP[1]
DD44	VSS	QPI1_DTX_DP[4]
DD46	VSS	QPI1_DTX_DP[7]
DD48	VSS	QPI1_DTX_DN[10]
DD50	VMSE0_DQS_N[0]	QPI1_DTX_DN[13]
DD52	VMSE0_DQ[6]	QPI1_DTX_DN[16]
DD54	VSS	RSVD
DD6	RSVD	VSS
DD8	VMSE3_DQ[49]	DDR1_DQS_DN[12]
DE11	VMSE3_DQ[50]	DDR1_DQ[26]
DE13	VMSE2_DQ[24]	DDR1_ECC[7]
DE15	VMSE2_DQS_N[3]	VSS
DE17	VSS	VCCD_01
DE19	VSS	DDR1_CLK_DP[3]
DE21	VSS	DDR1_CLK_DP[0]
DE23	VMSE2_DQS_N[8]	DDR1_CS_N[1]
DE25	VMSE2_ECC[6]	DDR1_ODT[1]
DE33	VMSE1_DQ[29]	DDR1_DQ[47]
DE35	VMSE1_DQS_N[3]	VSS
DE37	VSS	DDR1_DQS_DN[16]
DE39	VSS	DDR1_DQ[63]
DE41	VSS	QPI1_DTX_DN[0]
DE43	VMSE1_DQS_N[8]	QPI1_DTX_DN[3]
DE45	VMSE1_ECC[3]	QPI1_DTX_DN[6]
DE47	VMSE0_DQ[0]	QPI1_DTX_DN[9]
DE49	VMSE0_DQS_P[0]	QPI1_DTX_DP[12]
DE51	VSS	QPI1_DTX_DP[15]
DE53	RSVD	RSVD
DE55	TEST_1	RSVD
DE7	VSS	VSS
DE9	VMSE3_DQS_P[6]	DDR1_DQ[30]
DF10	VMSE3_DQ[55]	DDR1_DQ[31]
DF12	VSS	VSS
DF14	VMSE2_DQ[28]	DDR1_ECC[3]
DF16	VMSE2_DQ[31]	DDR1_CKE[3]
DF18	VMSE2_DQ[27]	DDR1_CLK_DP[1]

DF20	VMSE2_ECC[0]	DDR1_CLK_DP[2]
DF22	VMSE2_ECC[1]	DDR1_CS_N[0]
DF24	VMSE2_ECC[2]	DDR1_CS_N[8]
DF26	VSS	DDR1_CS_N[9]
DF34	VMSE1_DQ[28]	DDR1_DQ[43]
DF36	VMSE1_DQ[31]	DDR1_DQ[57]
DF38	VMSE1_DQ[27]	DDR1_DQ[62]
DF40	VMSE1_ECC[0]	VSS
DF42	VMSE1_ECC[1]	VSS
DF44	VMSE1_ECC[2]	VSS
DF46	VSS	VSS
DF48	VMSE0_DQ[4]	VSS
DF50	VMSE0_DQ[7]	VSS
DF52	RSVD	VSS
DF8	VSS	VSS
E1	VSS	VSS
E11	PE1_RX_N[12]	DDR3_ODT[5]
E13	PE1_RX_P[11]	DDR3_ODT[4]
E15	VSS	VCCD_23
E17	PE1_TX_N[8]	VCCD_23
E19	VSS	VCCD_23
E21	VCC	DDR3_CKE[1]
E23	VSS	DDR3_DQ[27]
E25	VCC	DDR3_DQS_DP[3]
E27	VCC	DDR3_DQ[25]
E29	VSS	DDR3_DQ[29]
E3	RSVD	VSS
E31	VCC	DDR3_DQ[11]
E33	VCC	DDR3_DQ[15]
E35	VSS	DDR3_DQ[13]
E37	VSS	DDR3_DQS_DP[0]
E39	VSS	VSS
E41	VSS	VSS
E43	VSS	DMI_TX_DP[2]
E45	VSS	DMI_TX_DP[0]
E47	VSS	DMI_RX_DP[3]
E49	VSS	DMI_RX_DP[1]
E5	VSS	DDR3_DQ[42]
E51	QPI0_DRX_DP[17]	PE1A_RX_DP[0]
E53	QPI0_DRX_DN[19]	RSVD
E55	VSS	PE1A_RX_DN[3]
E57	BPM_N[2]	RSVD
E7	QPI2_DTX_DN[0]	DDR3_DQS_DP[5]
E9	VTTA	DDR3_DQ[40]
F10	PE1_RX_P[12]	CID[0]
F12	VTTA	DDR3_MA[15]
F14	PE1_RX_N[9]	DDR3_CS_N[5]
F16	PE1_TX_P[8]	DDR3_MA[2]
F18	VSS	DDR3_MA[6]
F2	RSVD	VSS

F20	VCC	DDR3_MA[9]
F22	VCC	DDR3_CKE[0]
F24	VSS	DDR3_DQ[26]
F26	VCC	DDR3_DQS_DP[12]
F28	VCC	DDR3_DQ[24]
F30	VSS	VSS
F32	VCC	VSS
F34	QPI0_DRX_DN[0]	DDR3_DQ[12]
F36	VTTA	VSS
F38	VTTA	DDR3_DQS_DP[9]
F4	QPI2_DRX_DN[0]	VSS
F40	VSS	DEBUG_EN_N
F42	VTTA	VSS
F44	VSS	VSS
F46	VSS	RSVD
F48	VSS	VSS
F50	VSS	VSS
F52	QPI0_DRX_DP[18]	PE1A_RX_DP[1]
F54	VSS	PE1A_RX_DP[2]
F56	QPI1_DRX_DN[19]	RSVD
F58	RSVD	RSVD
F6	QPI2_DTX_DP[0]	DDR3_DQ[43]
F8	VSS	DDR3_DQ[41]
G1	VSS	VSS
G11	PE1_RX_N[7]	CID[3]
G13	PE1_RX_P[9]	DDR3_BA[0]
G15	VSS	DDR3_MA[0]
G17	PE1_TX_N[7]	DDR3_MA[3]
G19	VSS	DDR3_MA[8]
G21	VCC	DDR3_BG[1]
G23	VSS	VSS
G25	VCC	DDR3_DQS_DN[3]
G27	VCC	VSS
G29	VSS	DDR3_DQ[28]
G3	QPI2_DRX_DP[0]	DDR3_DQS_DN[4]
G31	VCC	DDR3_DQ[10]
G33	VCC	VSS
G35	QPI0_DRX_DN[1]	VSS
G37	RSVD	DDR3_DQ[6]
G39	PE0_TX_N[8]	VSS
G41	PE0_TX_N[10]	VSS
G43	PE0_RX_N[8]	RSVD
G45	PE0_RX_N[10]	VSS
G47	VTTA	VSS
G49	QPI0_DTX_DN[0]	VSS
G5	VSS	VSS
G51	VSS	VSS
G53	QPI0_DRX_DP[19]	VSS
G55	QPI1_DRX_DP[19]	PE1A_RX_DP[3]
G57	VSS	VSS

G7	QPI2_DTX_DN[1]	DDR3_DQ[47]
G9	VSS	VSS
H10	PE1_RX_P[7]	CID[1]
H12	VSS	VCCD_23
H14	PE1_RX_N[8]	VCCD_23
H16	PE1_TX_P[7]	VCCD_23
H18	VSS	VCCD_23
H2	QPI2_DRX_DN[2]	DDR3_DQS_DP[4]
H20	VCC	VCCD_23
H22	VCC	VCCD_23
H24	VSS	VSS
H26	VCC	VSS
H28	VCC	VSS
H30	VSS	VSS
H32	VCC	VSS
H34	QPIO_DRX_DP[0]	VSS
H36	QPIO_DRX_DN[2]	VSS
H38	PE0_TX_N[7]	DDR3_DQS_DN[9]
H4	QPI2_DRX_DN[1]	DDR3_DQ[33]
H40	PE0_TX_N[9]	VSS
H42	VSS	PE1A_TX_DN[0]
H44	PE0_RX_N[9]	PE1A_TX_DN[2]
H46	PE0_RX_N[11]	PE1B_TX_DN[4]
H48	QPIO_DTX_DP[0]	PE1B_TX_DN[6]
H50	VTTA	PE3A_TX_DN[0]
H52	VSS	MSMI_N
H54	VTTA	VSS
H56	QPI1_DRX_DN[18]	RSVD
H58	RSVD	RSVD
H6	QPI2_DTX_DP[1]	VSS
H8	EX_LEGACY_SKT	VSS
J1	QPI2_DRX_DP[2]	DDR3_DQ[34]
J11	PE1_RX_N[6]	DDR3_CID[2]
J13	PE1_RX_P[8]	DDR3_MA[16]
J15	VTTQ	DDR3_PAR
J17	PE1_TX_N[6]	DDR3_MA[4]
J19	VSS	DDR3_MA[7]
J21	VCC	DDR3_BG[0]
J23	VSS	DDR3_ECC[3]
J25	VCC	VSS
J27	VCC	DDR3_ECC[1]
J29	VSS	VSS
J3	QPI2_DRX_DP[1]	VSS
J31	VCC	VSS
J33	VCC	DDR3_DQS_DP[11]
J35	QPIO_DRX_DP[1]	DDR3_DQ[20]
J37	RSVD	VSS
J39	PE0_TX_P[8]	DDR3_DQ[5]
J41	PE0_TX_P[10]	RSVD
J43	PE0_RX_P[8]	PE1A_TX_DN[1]

J45	PE0_RX_P[10]	PE1A_TX_DN[3]
J47	VTTA	PE1B_TX_DN[5]
J49	QPI0_DTX_DN[1]	PE1B_TX_DN[7]
J5	VSS	VSS
J51	VTT_SENSE	PE3A_TX_DN[1]
J53	RSVD	PE1B_RX_DN[4]
J55	QPI1_DRX_DP[18]	VSS
J57	VSS	PE1B_RX_DN[6]
J7	QPI2_DTX_DN[2]	VSS
J9	VTTQ	DDR2_DQ[36]
K10	PE1_RX_P[6]	VSS
K12	VSS	DDR3_MA[14]
K14	VTTQ	DDR3_BA[1]
K16	PE1_TX_P[6]	DDR3_MA[1]
K18	VSS	DDR3_MA[5]
K2	VSS	DDR3_DQ[38]
K20	VCC	DDR3_MA[11]
K22	VCC	DDR3_CKE[5]
K24	VSS	DDR3_ECC[7]
K26	VCC	DDR3_DQS_DN[17]
K28	VCC	DDR3_ECC[4]
K30	VSS	DDR3_DQ[18]
K32	VCC	DDR3_DQS_DN[2]
K34	VSS	DDR3_DQ[16]
K36	QPI0_DRX_DP[2]	VSS
K38	PE0_TX_P[7]	DDR3_DQ[7]
K4	QPI2_DRX_DN[3]	DDR3_DQ[32]
K40	PE0_TX_P[9]	VSS
K42	VSS	PE1A_TX_DP[0]
K44	PE0_RX_P[9]	PE1A_TX_DP[2]
K46	PE0_RX_P[11]	PE1B_TX_DP[4]
K48	QPI0_DTX_DP[1]	PE1B_TX_DP[6]
K50	VSS	PE3A_TX_DP[0]
K52	RSVD	PMSYNC
K54	VSS	PE1B_RX_DN[5]
K56	QPI1_DRX_DN[17]	PE1B_RX_DN[7]
K58	BPM_N[0]	RSVD
K6	QPI2_DTX_DP[2]	DDR2_DQ[38]
K8	VSS	DDR2_DQ[33]
L1	VSS	DDR3_DQ[35]
L11	PE1_RX_N[5]	DDR3_MA[17]
L13	VSS	DDR3_MA[10]
L15	VSS	DDR2_MA[0]
L17	PE1_TX_N[5]	DDR2_MA[3]
L19	VSS	DDR2_MA[8]
L21	VCC	DDR3_ACT_N
L23	VSS	DDR3_ECC[2]
L25	VCC	DDR3_DQS_DP[8]
L27	VCC	DDR3_ECC[0]
L29	VSS	VSS

L3	QPI2_DRX_DP[3]	DDR3_DQS_DN[13]
L31	VCC	DDR3_DQ[22]
L33	VCC	DDR3_DQS_DN[11]
L35	VSS	DDR3_DQ[21]
L37	VSS	DDR3_DQ[2]
L39	VSS	VSS
L41	VSS	VSS
L43	VSS	PE1A_TX_DP[1]
L45	VSS	PE1A_TX_DP[3]
L47	VSS	PE1B_TX_DP[5]
L49	QPI0_DTX_DN[2]	PE1B_TX_DP[7]
L5	PIROM_ADDR[1]	VSS
L51	VSS_VTT_SENSE	PE3A_TX_DP[1]
L53	QPI0_DTX_DN[3]	PE1B_RX_DP[4]
L55	QPI1_DRX_DP[17]	PE2A_RX_DN[0]
L57	BPM_N[1]	PE1B_RX_DP[6]
L7	QPI2_DTX_DN[3]	DDR2_DQS_DN[13]
L9	VSS	DDR2_DQ[37]
M10	PE1_RX_P[5]	VSS
M12	VTTA	DDR3_MA[13]
M14	PE1_TX_N[13]	DDR2_BA[0]
M16	PE1_TX_P[5]	DDR2_MA[1]
M18	VSS	DDR2_MA[6]
M2	VSS	VSS
M20	VCC	DDR3_MA[12]
M22	VCC	DDR3_ALERT_N
M24	VSS	DDR3_ECC[6]
M26	VCC	DDR3_DQS_DP[17]
M28	VCC	DDR3_ECC[5]
M30	VSS	DDR3_DQ[19]
M32	VCC	DDR3_DQS_DP[2]
M34	VSS	DDR3_DQ[17]
M36	VSS	VSS
M38	VSS	DDR3_DQ[3]
M4	QPI2_DRX_DN[4]	DDR3_DQS_DP[13]
M40	VSS	RSVD
M42	VTTA	VSS
M44	VSS	VSS
M46	VSS	VSS
M48	QPI0_DTX_DP[2]	VSS
M50	VSS	VSS
M52	QPI0_DTX_DP[3]	VSS
M54	TSC_SYNC	PE1B_RX_DP[5]
M56	QPI1_DRX_DN[16]	PE1B_RX_DP[7]
M6	QPI2_DTX_DP[3]	DDR2_DQ[39]
M8	VSS	DDR2_DQS_DP[13]
N11	PE1_RX_N[4]	VCCD_23
N13	PE1_TX_P[13]	VCCD_23
N15	VTTA	VCCD_23
N17	PE1_TX_N[4]	VCCD_23

N19	VSS	VCCD_23
N21	VCC	VCCD_23
N23	VSS	VSS
N25	VCC	DDR3_DQS_DN[8]
N27	VCC	VSS
N29	VSS	VSS
N3	QPI2_DRX_DP[4]	DDR3_DQ[37]
N31	VCC	DDR3_DQ[23]
N33	VCC	VSS
N35	PE0_TX_N[3]	VSS
N37	PE0_TX_N[5]	VSS
N39	PE0_TX_N[2]	VSS
N41	PE0_TX_N[0]	RSVD
N43	PE0_TX_N[12]	VSS
N45	PE0_TX_N[14]	VSS
N47	VTTA	VSS
N49	QPI1_DTX_DN[19]	VSS
N5	VSS	VSS
N51	VSS	VSS
N53	QPI0_DTX_DN[4]	VSS
N55	QPI1_DRX_DP[16]	PE2A_RX_DP[0]
N7	QPI2_DTX_DN[4]	DDR2_DQS_DP[4]
N9	VTTQ	DDR2_DQ[32]
P10	PE1_RX_P[4]	VSS
P12	VSS	DDR2_MA[13]
P14	PE1_TX_N[14]	DDR2_MA[16]
P16	PE1_TX_P[4]	DDR2_CS_N[4]
P18	VSS	DDR2_MA[5]
P20	VCC	DDR2_MA[9]
P22	VCC	DDR2_ALERT_N
P24	VSS	VSS
P26	VCC	VSS
P28	VCC	VSS
P30	VSS	VSS
P32	VCC	VSS
P34	VSS	VSS
P36	PE0_TX_N[4]	MEM_HOT_C23_N
P38	PE0_TX_N[6]	VSS
P4	QPI2_DRX_DN[5]	DDR3_DQ[36]
P40	PE0_TX_N[1]	VSS
P42	PE0_TX_N[11]	RSVD
P44	PE0_TX_N[13]	PE3D_TX_DP[15]
P46	PE0_TX_N[15]	PE3C_TX_DN[8]
P48	QPI1_DTX_DP[19]	PE3A_TX_DN[3]
P50	VTTA	PE3B_TX_DN[6]
P52	QPI0_DTX_DP[4]	PE3B_TX_DN[4]
P54	VSS	VSS
P56	QPI1_DRX_DN[15]	VSS
P6	QPI2_DTX_DP[4]	DDR2_DQ[35]
P8	PIROM_ADDR[2]	DDR2_DQS_DN[4]

R11	PE1_RX_N[3]	VSS
R13	PE1_TX_P[14]	DDR2_MA[15]
R15	VSS	DDR2_ODT[2]
R17	PE1_TX_N[3]	DDR2_PAR
R19	VSS	DDR2_MA[4]
R21	VCC	DDR2_CKE[0]
R23	VSS	DDR2_DQ[27]
R25	VCC	VSS
R27	VCC	DDR2_DQ[25]
R29	VSS	VSS
R3	QPI2_DRX_DP[5]	DDR3_DQ[39]
R31	VCC	VSS
R33	VCC	DDR2_DQS_DN[10]
R35	PE0_TX_P[3]	DDR2_DQ[13]
R37	PE0_TX_P[5]	DDR2_DQ[2]
R39	PE0_TX_P[2]	VSS
R41	PE0_TX_P[0]	RSVD
R43	PE0_TX_P[12]	RSVD
R45	PE0_TX_P[14]	PE3C_TX_DN[9]
R47	VSS	PE3A_TX_DN[2]
R49	QPI1_DTX_DN[18]	PE3B_TX_DN[7]
R5	VSS	VSS
R51	VSS	PE3B_TX_DN[5]
R53	QPI0_DTX_DN[5]	RSVD
R55	QPI1_DRX_DP[15]	VSS
R7	QPI2_DTX_DN[5]	DDR2_DQ[34]
R9	VSS	VSS
T10	PE1_RX_P[3]	DDR2_DQ[44]
T12	VTTA	DDR2_CS_N[9]
T14	PE1_TX_N[15]	DDR2_MA[17]
T16	PE1_TX_P[3]	DDR2_CS_N[1]
T18	VSS	DDR2_MA[2]
T20	VCC	DDR2_MA[11]
T22	VCC	DDR2_CKE[2]
T24	VSS	DDR2_DQ[31]
T26	VCC	DDR2_DQS_DN[12]
T28	VCC	DDR2_DQ[29]
T30	VSS	DDR2_DQ[11]
T32	VCC	DDR2_DQ[14]
T34	VSS	DDR2_DQS_DP[10]
T36	PE0_TX_P[4]	VSS
T38	PE0_TX_P[6]	DDR2_DQ[6]
T4	QPI2_DRX_DN[6]	VSS
T40	PE0_TX_P[1]	DDR23_VREF
T42	PE0_TX_P[11]	VSS
T44	PE0_TX_P[13]	PE3D_TX_DN[15]
T46	PE0_TX_P[15]	PE3C_TX_DP[8]
T48	QPI1_DTX_DP[18]	PE3A_TX_DP[3]
T50	VSS	PE3B_TX_DP[6]
T52	QPI0_DTX_DP[5]	PE3B_TX_DP[4]

T54	VSS	PE2A_RX_DN[1]
T56	QPI1_DRX_DN[14]	PE2A_RX_DN[2]
T6	QPI2_DTX_DP[5]	VSS
T8	VSS	VSS
U11	PE1_RX_N[2]	DDR2_DQ[45]
U13	PE1_TX_P[15]	DDR2_CID[2]
U15	VSS	DDR2_CS_N[5]
U17	PE1_TX_N[2]	DDR2_BA[1]
U19	VSS	DDR2_MA[7]
U21	VCC	DDR2_CKE[1]
U23	VSS	DDR2_DQ[26]
U25	VCC	DDR2_DQS_DP[3]
U27	VCC	DDR2_DQ[24]
U29	VSS	VSS
U3	QPI2_DRX_DP[6]	VSS
U31	VCC	DDR2_DQS_DP[1]
U33	VCC	DDR2_DQ[9]
U35	VSS	DDR2_DQ[12]
U37	VSS	DDR2_DQ[7]
U39	VSS	VSS
U41	VSS	VSS
U43	VSS	VSS
U45	VSS	PE3C_TX_DP[9]
U47	VSS	PE3A_TX_DP[2]
U49	QPI1_DTX_DN[17]	PE3B_TX_DP[7]
U5	VSS	DDR3_DQ[60]
U51	VTTA	PE3B_TX_DP[5]
U53	QPI0_DTX_DN[6]	RSVD
U55	QPI1_DRX_DP[14]	PE2A_RX_DN[3]
U7	QPI2_DTX_DN[6]	VSS
U9	VSS	DDR2_DQ[40]
V10	PE1_RX_P[2]	VSS
V12	VSS	VSS
V14	PE1_TX_N[12]	VCCD_23
V16	PE1_TX_P[2]	VCCD_23
V18	VSS	VCCD_23
V20	VCC	VCCD_23
V22	VCC	VCCD_23
V24	VSS	DDR2_DQ[30]
V26	VCC	DDR2_DQS_DP[12]
V28	VCC	DDR2_DQ[28]
V30	VSS	DDR2_DQ[10]
V32	VCC	DDR2_DQS_DN[1]
V34	VSS	DDR2_DQ[8]
V36	VTTA	VSS
V38	VSS	DDR2_DQS_DP[0]
V4	QPI2_DRX_DN[7]	DDR3_DQ[56]
V40	VSS	DDR_SCL_C23
V42	VTTA	RSVD
V44	VTTA	VSS

V46	VTTA	VSS
V48	QPI1_DTX_DP[17]	VSS
V50	VSS	VSS
V52	QPI0_DTX_DP[6]	VSS
V54	SOCKET_ID[2]	PE2A_RX_DP[1]
V56	QPI1_DRX_DN[13]	PE2A_RX_DP[2]
V6	QPI2_DTX_DP[6]	DDR3_DQ[61]
V8	VSS	DDR2_DQS_DP[14]
W11	PE1_RX_N[1]	DDR2_DQ[41]
W13	PE1_TX_P[12]	CID[0]
W15	VSS	DDR2_ODT[1]
W17	PE1_TX_N[1]	DDR2_CLK_DN[0]
W19	VSS	DDR2_CLK_DN[3]
W21	VCC	DDR2_MA[12]
W23	VSS	VSS
W25	VCC	DDR2_DQS_DN[3]
W27	VCC	VSS
W29	VSS	DRAM_PWR_OK_C23
W3	QPI2_DRX_DP[7]	DDR3_DQ[57]
W31	VCC	DDR2_DQ[15]
W33	VCC	VSS
W35	PE0_RX_N[0]	VSS
W37	PE0_RX_N[2]	DDR2_DQS_DN[0]
W39	PE0_RX_N[4]	VSS
W41	PE0_RX_N[6]	RSVD
W43	PE0_RX_N[12]	VSS
W45	PE0_RX_N[15]	VSS
W47	RSVD	VSS
W49	QPI1_DTX_DN[16]	VSS
W5	VSS	DDR3_DQS_DN[16]
W51	VSS	VSS
W53	QPI0_DTX_DN[7]	VSS
W55	QPI1_DRX_DP[13]	PE2A_RX_DP[3]
W7	QPI2_DTX_DN[7]	VSS
W9	VTTQ	DDR2_DQS_DN[14]
Y10	PE1_RX_P[1]	DDR2_DQS_DN[5]
Y12	VSS	VSS
Y14	PE1_TX_N[11]	DDR2_MA[14]
Y16	PE1_TX_P[1]	DDR2_ODT[0]
Y18	VSS	DDR2_CLK_DN[2]
Y20	VCC	DDR2_CLK_DN[1]
Y22	VCC	DDR2_CKE[3]
Y24	VSS	VSS
Y26	VCC	VSS
Y28	VCC	VSS
Y30	VSS	VSS
Y32	VCC	VSS
Y34	VSS	VSS
Y36	PE0_RX_N[1]	VSS
Y38	PE0_RX_N[3]	DDR2_DQ[3]

Y4	QPI2_DRX_DN[8]	VSS
Y40	PE0_RX_N[5]	DDR_SDA_C23
Y42	PE0_RX_N[7]	VSS
Y44	PE0_RX_N[13]	PE3D_TX_DN[13]
Y46	PE0_RX_N[14]	PE3C_TX_DN[11]
Y48	QPI1_DTX_DP[16]	FRMAGENT
Y50	VTTA	PE3B_RX_DN[4]
Y52	QPI0_DTX_DP[7]	PE3B_RX_DN[5]
Y54	VSS	RSVD
Y56	QPI1_DRX_DN[12]	VSS
Y6	QPI2_DTX_DP[7]	DDR3_DQS_DP[16]
Y8	PIROM_ADDR[0]	DDR2_DQ[47]